

I²C BUS 制御 色差入力ビデオスイッチ Monolithic IC MM1519

'00.2.21

概要

MM1519は、高解像度TV用に開発したI²C BUS制御による色差入力ビデオスイッチです。
3系統出力のため、P-IN-P・モニタ出力・デコーダ出力等にも対応可能です。

特長

- (1) I²C BUSによるシリアルコントロール
- (2) 色差入力4系統、出力3系統(入力3系統はD端子規格対応)
- (3) 6dBアンプ内蔵
- (4) スレーブアドレスの変更が可能: 94H or 96H
- (5) D4入力対応の高帯域ビデオSW (Y: 50MHz / Pb, Pr: 25MHz)
- (6) out2, out3は、パワーセーブ機能有り
- (7) I²C BUSで任意制御可能なライン出力を1系統内蔵

パッケージ

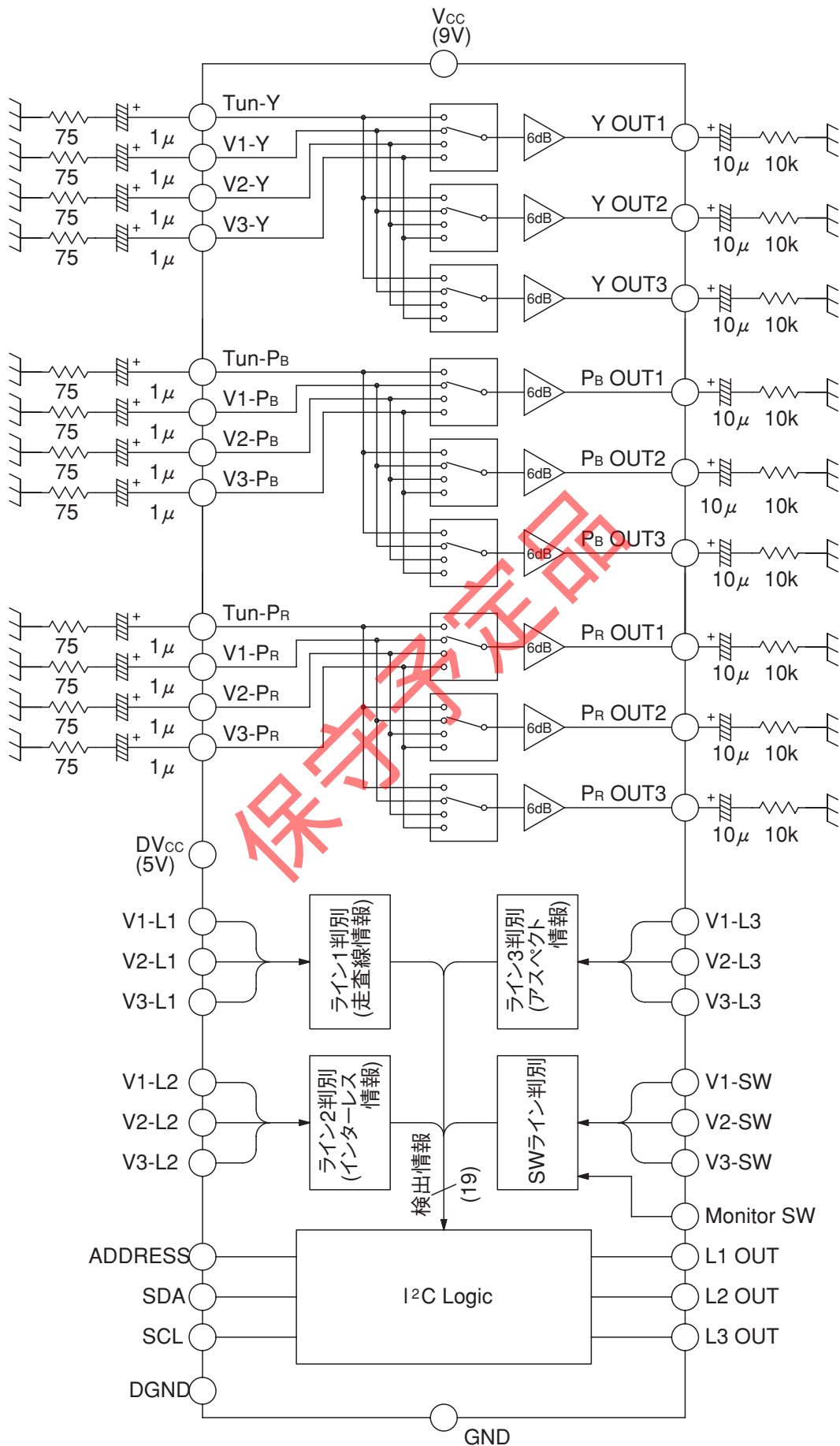
QFP-64B

用途

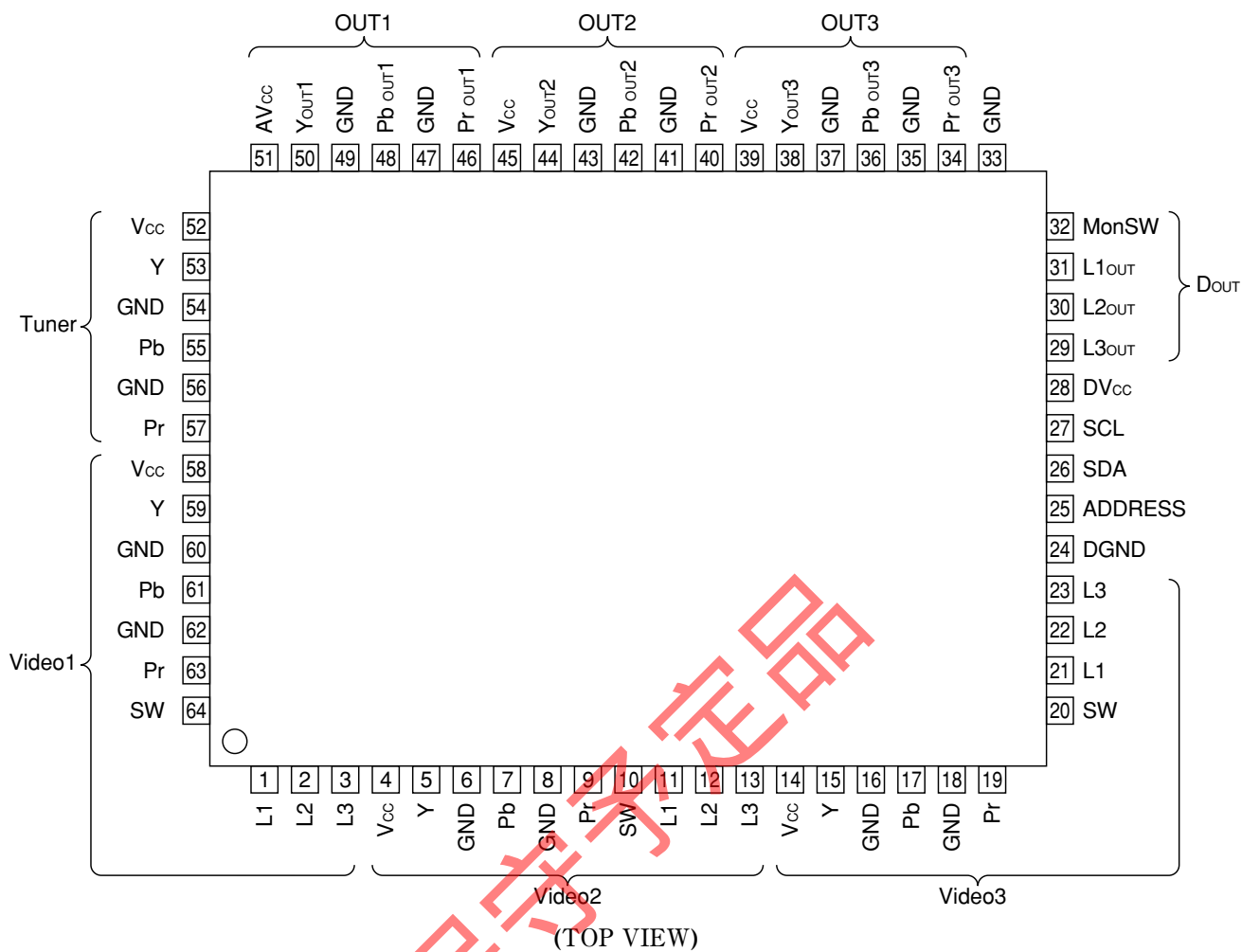
- (1) HDTV
- (2) SDTV
- (3) その他映像機器

保守予定品

ブロック図



端子接続図



端子説明

ピンNo.	端子名	機能	内部等価回路図
1 2 3 11 12 13 21 22 23	Video1-L1 Video1-L2 Video1-L3 Video2-L1 Video2-L2 Video2-L3 Video3-L1 Video3-L2 Video3-L3	D端子接続ライン入力	
4 14 39 45 51 52 58	Vcc AVcc	アナログ回路用電源	
5 15 53 59	Video2-Y Video3-Y Tuner-Y Video1-Y	Y信号入力	
6 8 16 18 24 33 35 37 41 43 47 49 54 56 60 62	GND DGND	GND	

ピンNo.	端子名	機能	内部等価回路図
7 9 17 19 55 57 61 63	Video2-Pb Video2-Pr Video3-Pb Video3-Pr Tuner-Pb Tuner-Pr Video1-Pb Video1-Pr	色差入力	
10 20 32 64	Video2-SW Video3-SW MonSW Video1-SW	D端子接続確認用 スイッチライン	
25	ADDRESS	スレーブアドレス設定	
26	SDA	I ² C BUS DATA入出力	
27	SCL	I ² C BUS CLK入力	

保証不特定品

ピンNo.	端子名	機能	内部等価回路図
28	DV _{CC}	デジタル回路用電源	
29 30 31	L3 _{OUT} L2 _{OUT} L1 _{OUT}	モニタ出力用ライン出力	
34 36 38 40 42 44 46 48 50	Pr OUT3 Pb OUT3 Y OUT3 Pr OUT2 Pb OUT2 Y OUT2 Pr OUT1 Pb OUT1 Y OUT1	映像出力	

最大定格

(Ta=25°C)

項目	記号	定格	単位
保存温度	T _{STG}	-40~+125	°C
動作温度	T _{OPR}	-20~+75	°C
電源電圧	V _{CC max.}	13	V
許容損失	P _d	1300	mW

推奨動作条件

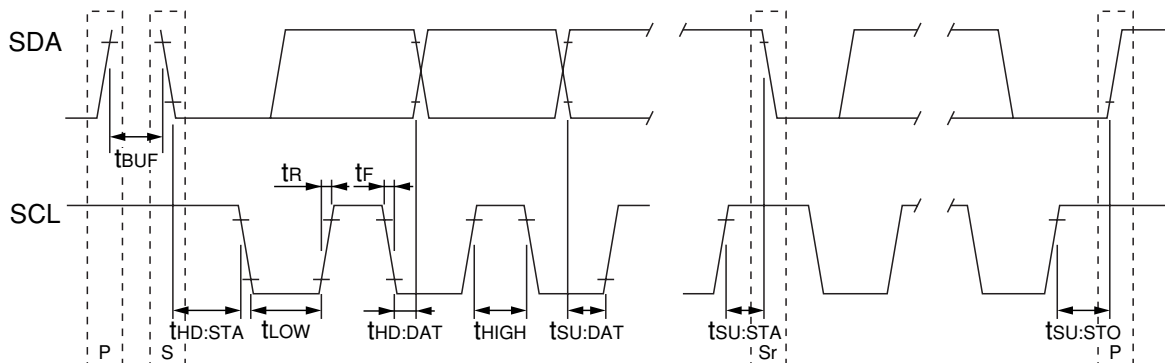
項目	記号	定格	単位
動作温度	T _{OPR}	-20~+75	°C
動作電圧	V _{OP1}	+8.0~+10.0	V
動作電圧	V _{OP2}	+4.5~+5.5	V

電気的特性 (特記なき場合Ta=25°C、V_{CC}=AV_{CC}=9V、DV_{CC}=5V)

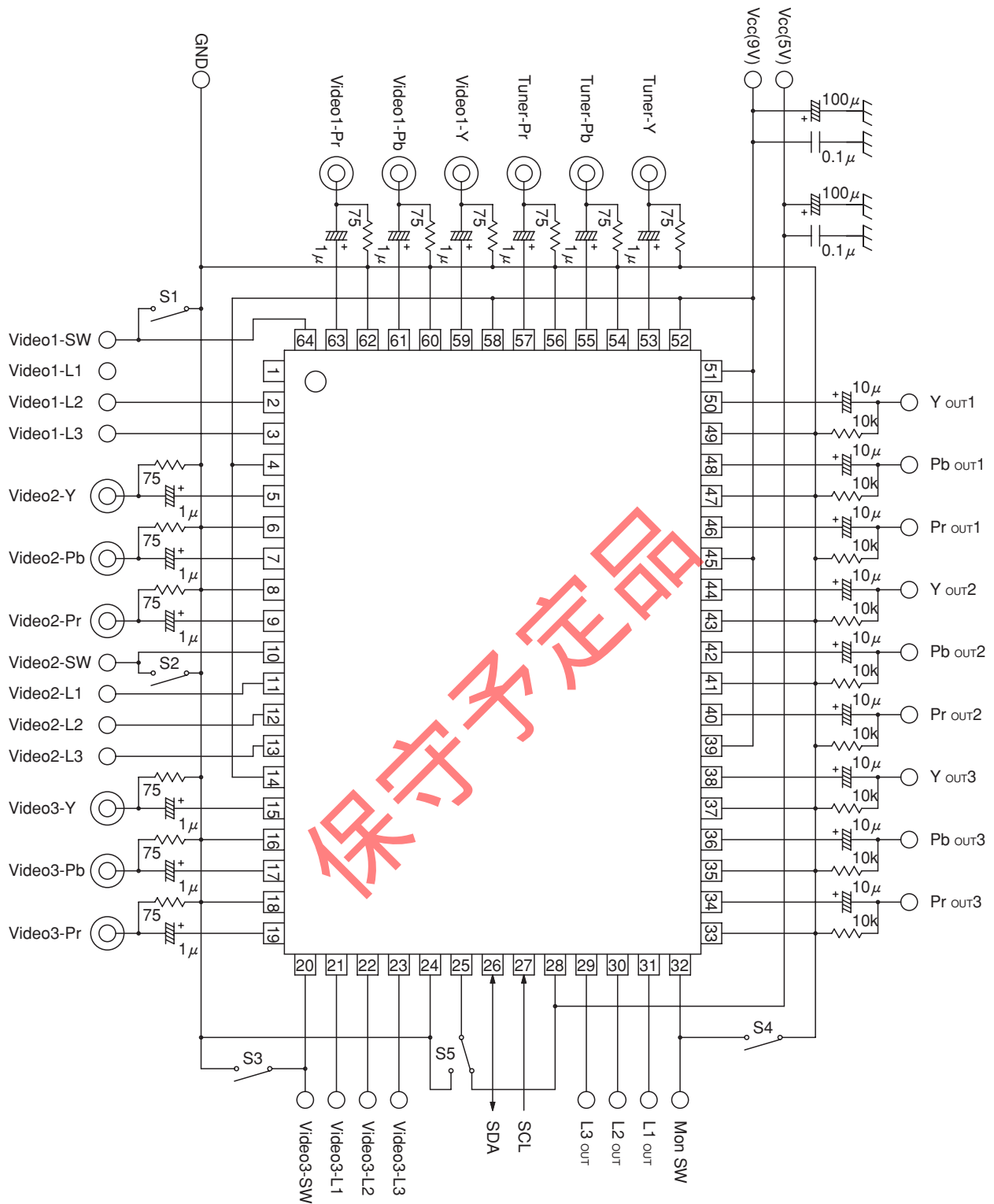
項目	記号	測定条件	最小	標準	最大	単位
【V_{CC} & AV_{CC}】(Analog V_{CC} [9V])						
消費電流	I _{CC0}	無信号		67	87	mA
PS時消費電流1	I _{CC1}	Out2 is turn-off, Out1&3 are active		55	72	mA
PS時消費電流2	I _{CC2}	Out3 is turn-off, Out1&2 are active		55	72	mA
PS時消費電流3	I _{CC3}	Out2&3 are turn-off, Out1 is active		43	60	mA
【DV_{CC}】(Digital V_{CC} [5V])						
消費電流	I _{CC4}	無信号		8	10	mA
【端子電圧】						
Y入力	V _{YIN}	53, 59, 5, 15 pin	4.8	5.2	5.6	V
Pb, Pr入力	V _{PIN}	55, 57, 61, 63, 7, 9, 17, 19 pin	4.5	4.9	5.3	V
Y出力	V _{YOUT}	50, 44, 38 pin	4.0	4.4	4.8	V
Pb, Pr出力	V _{POUT}	48, 46, 42, 40, 36, 34 pin	3.9	4.3	4.7	V
【D端子】						
ライン判別レベル L	V _{detL}	1, 2, 3, 11, 12, 13, 21, 22, 23 pin	0.6	1.0	1.4	V
ライン判別レベル H	V _{deth}	1, 2, 3, 11, 12, 13, 21, 22, 23 pin	2.4	2.9	3.4	V
スイッチ判別レベル L	V _{detL}	64, 10, 20, 32 pin			1.8	V
スイッチ判別レベル H	V _{deth}	64, 10, 20, 32 pin	3.5			V
Line出力レベル L	V _{LL}				0.4	V
Line出力レベル M	V _{LM}		1.4		2.4	V
Line出力レベル H	V _{LH}		3.4			V
【アドレス端子】						
Address切替電圧	V _{thADR}		1.5	2.0	2.5	V
【入力抵抗】						
Y入力	R _{YIN}		100	150	200	kΩ
Pb入力	R _{PBIN}		100	150	200	kΩ
Pr入力	R _{PBIN}		100	150	200	kΩ
【Y_{out1}】						
電圧利得	G _{Y1}	SIN wave: 1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave: 1V _{P-P} 50MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{Y1}	SIN wave: 100kHz THD=1.0%	2.5	3.0		V _{P-P}
【Y_{out2}】						
電圧利得	G _{Y2}	SIN wave: 1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave: 1V _{P-P} 50MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{Y2}	SIN wave: 100kHz THD=1.0%	2.5	3.0		V _{P-P}
【Y_{out3}】						
電圧利得	G _{Y3}	SIN wave: 1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave: 1V _{P-P} 50MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{Y3}	SIN wave: 100kHz THD=1.0%	2.5	3.0		V _{P-P}
【Pb_{out1}】						
電圧利得	G _{PB1}	SIN wave: 1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave: 1V _{P-P} 25MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{PB1}	SIN wave: 100kHz THD=1.0%	2.5	3.0		V _{P-P}
【Pb_{out2}】						
電圧利得	G _{PB2}	SIN wave: 1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave: 1V _{P-P} 25MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{PB2}	SIN wave: 100kHz THD=1.0%	2.5	3.0		V _{P-P}

項目	記号	測定条件	最小	標準	最大	単位
【Pb out3】						
電圧利得	G _{PB3}	SIN wave:1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave:1V _{P-P} 25MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{PB3}	SIN wave:100kHz THD=1.0%	2.5	3.0		V _{P-P}
【Pr out1】						
電圧利得	G _{PR1}	SIN wave:1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave:1V _{P-P} 25MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{PR1}	SIN wave:100kHz THD=1.0%	2.5	3.0		V _{P-P}
【Pr out2】						
電圧利得	G _{PR2}	SIN wave:1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave:1V _{P-P} 25MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{PR2}	SIN wave:100kHz THD=1.0%	2.5	3.0		V _{P-P}
【Pr out3】						
電圧利得	G _{PR3}	SIN wave:1V _{P-P} , 100kHz	5.5	6.0	6.5	dB
周波数特性	f _{Y1}	SIN wave:1V _{P-P} 25MHz/100kHz	-3			dB
入力ダイナミックレンジ	D _{PR3}	SIN wave:100kHz THD=1.0%	2.5	3.0		V _{P-P}
【クロストーク】						
Y _{out1}	CT _{Y1L}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
Y _{out2}	CT _{Y2L}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
Y _{out3}	CT _{Y3L}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
Pb _{out1}	CT _{PB1}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
Pb _{out2}	CT _{PB2}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
Pb _{out3}	CT _{PB3}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
Pr _{out1}	CT _{PR1}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
Pr _{out2}	CT _{PR2}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
Pr _{out3}	CT _{PR3}	SIN wave:1V _{P-P} , 5MHz		-65	-55	dB
【I²C条件】						
入力電圧 L	V _{IL}		0.0		1.5	V
入力電圧 H	V _{IH}		3.0		5.0	V
SDA出力ローレベル	V _{OL}	SDA sink 3mA	0.0		0.4	V
ハイレベル時入力電流	I _{IH}	SDA, SCL=4.5V	-10		10	μA
ローレベル時入力電流	I _{IL}	SDA, SCL=0.4V	-10		10	μA
クロック周波数	f _{SCL}				100	kHz
データ転送待ち時間	t _{BUF}		4.7			μs
SCL スタートホールド時間	t _{HD:STA}		4.0			μs
SCLローレベルホールド時間	t _{LOW}		4.7			μs
SCLハイレベルホールド時間	t _{HIGH}		4.0			μs
開始条件セットアップ時間	t _{SU:STA}		4.7			μs
SDAデータホールド時間	t _{HD:DAT}		200			ns
SDAデータセットアップ時間	t _{SU:DAT}		250			ns
SDA, SCL立ち上がり時間	t _R				1000	ns
SDA, SCL立ち下がり時間	t _F				300	ns
停止条件セットアップ時間	t _{SU:STO}		4.0			μs

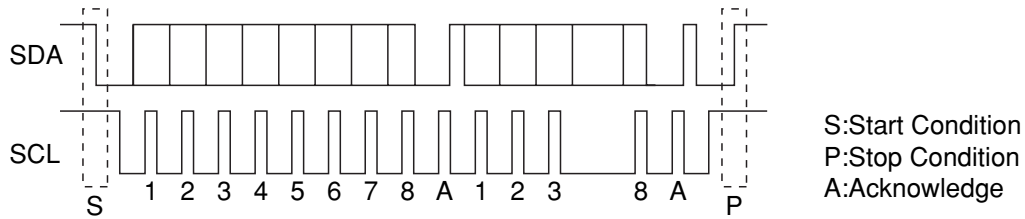
Note.1 I²C condition



測定回路図



I²C BUS



I²C BUSはSDA,SCLの2ラインでデータ転送を行う機器内バスシステムです。
データ転送は1バイト単位で行われ、各バイト終了後の確認応答が入ります。
Start conditionからMSBファーストで送受信が行われます。

【コントロールレジスタ】

コントロールレジスタはMM1519のスイッチ状態を決めるため、マスターより送信されるデータです。データフォーマットは下図の様に設定されています。

S	スレーブアドレス							R/W	A	DATA1								A	DATA2								A	P
	1	0	0	1	0	1	0/1			0	b07	b06	b05	b04	b03	b02	b01		b00	b27	b26	b25	b24	b23	b22	b21		
アドレスバイト									データバイト																			

アドレスバイトの先頭7ビットはスレーブアドレス、残りの1ビットがR/Wビットに割り付けられます。
コントロールレジスタとして使用する場合は、R/Wを0に割り付けて下さい。
また、MM1519ではADR端子の状態により、アドレス94Hと96Hを選択することが出来ます。
ADR端子をLに設定するとアドレスは94Hとなります。
コントロールレジスタの各ビットとスイッチの制御内容の関係は下図のようになってます。
コントロールレジスタの各ビットは電源投入時に0にリセットされます。

No.	DATA condition							
DATA1 [00H]	b07	b06	b05	b04	b03	b02	b01	b00
	Power save 2	Power save 3	Out1 select		Out2 select		Out3 select	
DATA2 [00H]	b17	b16	b15	b14	b13	b12	b11	b10
	Line1 output			Line2 output		Line3 output		
	1080	720	480	60p	60i	16:9	Letter Box	4:3

MM1519ではアドレスバイトとコントロールデータ2バイトの3バイト構成で制御します。
過長データ(4バイト目以降)については全て無視するようになっています。
スイッチ制御の詳細は別途添付の制御表を参照下さい。

スイッチ制御表

Out1 select

b05	b04	Yout1	Pb out1	Pr out1
0	0	Tuner-Y	Tuner-Pb	Tuner-Pr
0	1	Video1-Y	Video1-Pb	Video1-Pr
1	0	Video2-Y	Video2-Pb	Video2-Pr
1	1	Video3-Y	Video3-Pb	Video3-Pr

Out2 select

b07	b03	b02	Yout2	Pb out2	Pr out2
0	0	0	Tuner-Y	Tuner-Pb	Tuner-Pr
	0	1	Video1-Y	Video1-Pb	Video1-Pr
	1	0	Video2-Y	Video2-Pb	Video2-Pr
	1	1	Video3-Y	Video3-Pb	Video3-Pr
1			OFF	OFF	OFF

Out3 select

b06	b01	b00	Yout3	Pb out3	Pr out3
0	0	0	Tuner-Y	Tuner-Pb	Tuner-Pr
	0	1	Video1-Y	Video1-Pb	Video1-Pr
	1	0	Video2-Y	Video2-Pb	Video2-Pr
	1	1	Video3-Y	Video3-Pb	Video3-Pr
1			OFF	OFF	OFF

【ステータスレジスタ】

ステータスレジスタはデバイスの状態をマスターへ知らせるためのレジスタです。データフォーマットは下図のように設定されています。

S	スレーブアドレス							R/W	A
	1	0	0	1	0	1	0/1	1	

アドレスバイト

DATA4								A	DATA5								A
b27	b26	b25	b24	b23	b22	b21	b20		b37	b36	b35	b34	b33	b32	b31	b30	

DATA5								A	DATA6								A	P
b47	b46	b45	b44	b43	b42	b41	b40		b57	b56	b55	b54	b53	b52	b51	b50		

ステータスバイト

アドレスバイトの先頭7ビットはスレーブアドレス、残りの1ビットがR/Wビットに割り付けられます。

ステータスレジスタとして使用する場合は、R/Wを1に割り付けて下さい。

またMM1519ではADR端子の状態により、アドレス95Hと97Hを選択することが出来ます。

ADR端子をLに設定するとアドレスは95Hとなります。

ステータスレジスタ終了後の確認応答はノンアクノリッジとして下さい。

ステータスレジスタによる出力データは下図の構成になっています。

Line1 output

b17	b16	b15	L1out
0	0	0	0V
0	0	1	0V
0	1	0	2.2V
0	1	1	0V
1	0	0	5V
1	0	1	0V
1	1	0	0V
1	1	1	0V

Line2 output

b14	b13	L2out
0	0	0V
0	1	0V
1	0	5V
1	1	0V

Line3 output

b12	b11	b10	L1out
0	0	0	0V
0	0	1	0V
0	1	0	2.2V
0	1	1	0V
1	0	0	5V
1	0	1	0V
1	1	0	0V
1	1	1	0V

No.	DATA condition							
	b27	b26	b25	b24	b23	b22	b21	b20
DATA3	Line1 (Out1)			Line2 (Out1)		Line3 (Out1)		
	1080	720	480	60p	60i	16:9	Letter Box	4:3
DATA4	Line1 (Out2)			Line2 (Out2)		Line3 (Out2)		
	1080	720	480	60p	60i	16:9	Letter Box	4:3
DATA5	Line1 (Out3)			Line2 (Out3)		Line3 (Out3)		
	1080	720	480	60p	60i	16:9	Letter Box	4:3
DATA6	b57	b56	b55	b54	b53	b52	b51	b50
					Switch line detect			
					Video1	Video2	Video3	Mon SW

L1 voltage	走査線数		
	1080	720	480
DC ≤ 0.8V	0	0	1
1.4V ≤ DC ≤ 2.4V	0	1	0
3.5V ≤ DC ≤ 5.0V	1	0	0

L2 voltage	I/P	
	60p	60i
DC ≤ 2.4V	0	1
3.5V ≤ DC ≤ 5.0V	1	0

L3 voltage	アスペクト比		
	16:9	Letter box	4:3
DC ≤ 0.8V	0	0	1
1.4V ≤ DC ≤ 2.4V	0	1	0
3.5V ≤ DC ≤ 5.0V	1	0	0

SW voltage	Switch line
DC ≤ 1.8V (connected)	0
3.2V ≤ DC (unconnected)	1

応用回路図

