



2A,16V,同期整流降圧DCDCコンバータ

MM4008

概要

カーインフォテインメント機器のセカンダリ用降圧DC/DCコンバータです。1.9MH z ±5%の高精度な発振周波数によりAM帯へのノイズ干渉を回避し、低オン抵抗の出力MOSFETにより高効率に動作します。また高精度の過電流保護により、ワーストケースに配慮したインダクタのサイズアップを抑制し、帰還抵抗と位相補償回路の内蔵化とともに基板の小型化に貢献します。従来のLDOでは発熱が問題となるような1A~2Aの負荷の電源として最適です。

特長

- ・入力電圧範囲 4.5V-16V
- ・出力電流 2A
- ハイサイド、ローサイドスイッチ内蔵

High side : $100m\Omega$ typ. / Low side : $65m\Omega$ typ.

- ・過電流検出高精度による省スペース
- ・出力マイルドリカバリ機能による出力過電圧の抑制
- ・高効率動作 12V入力、2A時 88%以上
- ・スペクトラム拡散機能によるノイズ低減
- ・P_GOODフラグ機能内蔵

パッケージ

· SQFN-16C

 $3.0 \times 3.0 \times 0.75$ [mm]





ミツミ お問い合わせ Q Sear

https://mtm-sec.mitsumi.co.jp/web/ic/

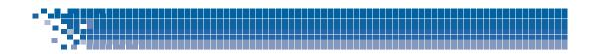
ミツミ電機株式会社

半導体事業部 戦略技術部 tel:046-230-3470

■ 本リーフレットに記載の会社名・社名ロゴ・商品名・製品名・サービス名等は、各社・各団体の商標または登録商標です。

- 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
- 記載内容は実際にご注文される時点での個別の製品の仕様を保証するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。





端子説明

SQFN-16C	端子番号	名称	機能
	1,2	VIN	電源入力端子。入力電源電圧 4.5-16V。 セラミックコンデンサを端子にできるだけ近く配置してください。
	4	CE	チップイネーブル端子。CE端子を2.0V以上にすると動作、0.6V 以下で停止します。CE端子はオープンで使用しないで下さい。
N.C. SW SW GND	5	SS	ソフトスタート時間調整端子。外付けコンデンサを調整することでソ フトスタート時間を設定できます。
16 15 14 13	7	SP	周波数スペクトラム拡散変調周波数設定端子。外付け容量を調整することで変調 周波数を設定できます。スペクトラム拡散機能を使用しない場合はGNDへ接続して ください。
VIN 1 12 BS VIN 2 11 VDD	8	P_GOOD	リセット出力端子。オーブンドレインのリセット出力端子です。異常検出時にL信号を出力します。P_GOOD端子を使用しない場合には、P_GOOD端子をGND端子へ接続してください。
N.C. 3 GND 10 N.C.	9	VO	出力電圧帰還端子。出力電圧が5V以上の設定では出力から内部回路へ電力を供給されます。
CE 4 9 VO	11	VDD	内部電源出力端子。内部回路はこの電圧から電力を供給されます。 セラミックコンデンサを端子にできるだけ近く配置してください。
SS N.C. SP P_GOOD	12	BS	ブートストラップ用コンデンサ接続端子。ハイサイドスイッチを駆動させるため BS-SW間にブートストラップ用コンデンサ0.1uFが必要です。
	13	GND	グラウンド端子。
	14,15	SW	インダクタ接続端子。インダクタへの出力端子。
	17	GND	グラウンド端子、サーマルパッド。最適な電気特性を得るために必ず、グラウンドに接続してご使用下さい。
	3,6, 10,16	N.C.	未接続。

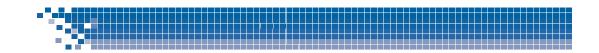
絶対最大定格

(特記なき場合 Ta=25°C,AGND基準)

項目	記号	最小	最大	単位		
VIN電源電圧	V_{INMAX}	-0.3	18	V		
SW端子電圧	V_{SWMAX}	-0.3	$V_{IN}+0.3$	V		
BS端子電圧	V_{BSMAX}	V _{SW} -0.3	$V_{SW}+5.5$	V		
VO端子電圧	V_{VOMAX}	-0.3	18	V		
CE端子電圧	V_{CEMAX}	-0.3	5.5	V		
SS端子電圧	V_{SSMAX}	-0.3	3	V		
SP端子電圧	V_{SPMAX}	-0.3	3	V		
VDD端子電圧	V_{VDDMAX}	-0.3	5.5	V		
P_GOOD端子電圧	$V_{PGOODMAX}$	-0.3	5.5	V		
保存温度	Tstg	-55	150	$^{\circ}$		
許容損失 *1	Pd	-	2.6	W		

^{*1} 基板条件 FR4基板、6層、80x80x1.6t mm 銅箔率90%





推奨動作範囲

項目	記号	最小	最大	単位
動作周囲温度	Topr	-40	105	$^{\circ}$
動作電圧	Vop	4.5	16	V

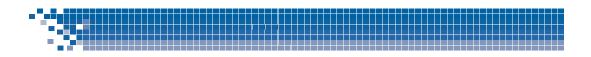
電気的特性

(特記なき場合、V_{IN}=10V, V_{CE}=3V, Ta=25℃)

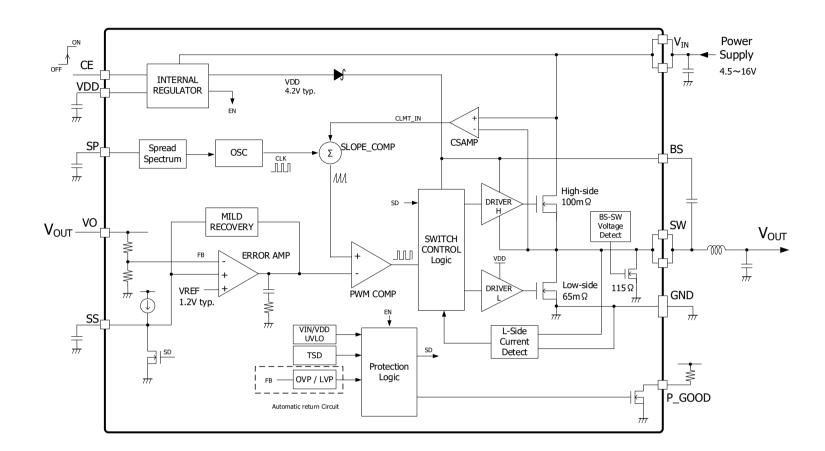
項目	記号	条件	最小	標準	最大	単位
ON時消費電流	I_{S1}	VO=3.5V,スイッチング停止	-	1.5	2.1	mA
OFF時消費電流	I_{S2}	V _{CE} =0V,V _{IN} =16V	-	0.01	1.0	uA
VO端子電圧	V _{OUT}	無負荷	3.267	3.300	3.333	V
VO端子電圧温度係数 *2	-	Tj=-40 to 105°C	-50	-	50	ppm/°C
VO端子流入電流	I _{VO}	VO=3.5V,スイッチング停止	-	25	40	μΑ
ハイサイドスイッチ オン抵抗 *2	R _{ONH}	V _{GS} =4.2V	-	100	-	mΩ
ローサイドスイッチ オン抵抗 *2	R _{ONL}	V _{GS} =4.2V	-	65	-	mΩ
ハイサイドスイッチ リーク電流	I_{LEAKH}	$V_{CE}=V_{SW}=0V, V_{IN}=16V$	-	0.01	1	μΑ
ローサイドスイッチ リーク電流	I_{LEAKL}	$V_{CE}=0V, V_{SW}=V_{BS}=16V$	-	0.01	1	μΑ
発振周波数	f_{SW}	SP=0V,Tj=-40 to 150°C *2	1.81	1.90	2.00	MHz
最小ON時間	T _{ONMIN}		-	60	80	ns
最小OFF時間	T _{OFFMIN}		-	80	100	ns
VDD出力電圧	V_{VDD}		-	4.2	-	V
UVLO検出電圧	$V_{UVLO_{VIN}}$	V _{IN} =high to low	3.8	4.0	4.2	V
UVLOヒステリシス電圧	ΔV_{UVLO_VIN}	V _{IN} =low to high	0.1	0.2	0.3	V
VDD UVLO検出電圧	V_{UVLO_VDD}	V _{VDD} =high to low	3.0	3.2	3.4	V
VDD UVLOヒステリシス電圧	ΔV_{UVLO_VDD}	V _{VDD} =low to high	0.25	0.40	0.55	V
CE端子スレッショルド電圧H	V_{CETH}		2.0	-	-	V
CE端子スレッショルド電圧L	V_{CETL}		-	-	0.6	V
CE端子流入電流	I_{CE}	V _{CE} =3.3V	-	8	15	μΑ
OVP検出電圧	V_{OVP}	V _{VO} =low to high	110	115	120	%
OVP検出遅延時間 *2	T_{DLY_OVP}		-	-	10	μs
OVP検出ラッチOFF遅延時間	T _{LATCH_OVP}		0.7	1.0	1.3	ms
LVP検出電圧	V_{LVP}	V _{VO} =high to low	40	50	60	%
LVP検出ラッチOFF遅延時間	T _{LATCH_LVP}		0.7	1.0	1.3	ms
ラッチOFF自動復帰時間	T_{R_DLY}		140	200	260	ms
ハイサイドカレントリミット *2	I_{LMTH}		3.3	3.5	3.7	Α
ローサイドカレントリミット *2	I_{LMTL}		1.5	3.0	4.0	Α
過熱保護 *4	TSD		-	170	-	$^{\circ}$
過熱保護ヒステリシス *4	ΔTSD		-	30	-	${\mathbb C}$
SS端子電流	I_{SS}	V _{SS} =0.4V, V _{VO} =V _{OUT} *1.05	1.2	2.5	3.8	ms
スペクトラム拡散変調周波数	f _{SS}	C _{SP} =2200pF	-	3	-	kHz
スペクトラム拡散変調周波数範囲	-		-	20	-	%
SP端子電流	I_{SP}	V _{SP} =1.1V	-	±4.0	-	μΑ
SW端子放電抵抗	R_{SW_DIS}		-	115	150	Ω
P_GOOD端子リーク電流		V _{PGOOD} =5.5V	-	-	1	μA
P_GOOD端子入力電流	I _{SINK_PG}	$V_{PGOOD}=0.5V$	1	2	-	mA

^{*2:}設計保証値です。

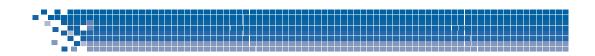




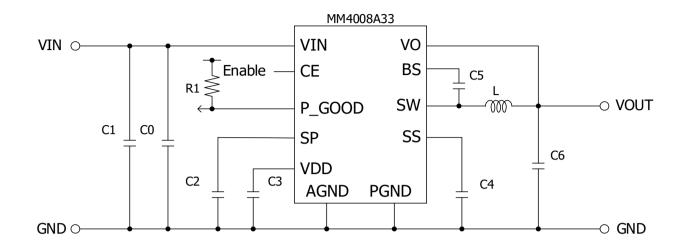
ブロック図







応用回路例



C0 - C8 Ceramic capacitor

表1. 推奨周辺部品定数

L [μH]	R1 [kΩ]	C0 [μF]	C1 [µF]	C2 [pF]	C3 [µF]	C4 [µF]	C5 [µF]	C6 [μF]
2.2	10	0.1	10	2200	2.2	0.01	0.1	22

ソフトスタート時間計算式 / Soft start time calculation formula

$$T_{SS} = \frac{1.14 \times C4}{I_{SS}} + T_{DELAY}$$
 [sec]

* T_{DELAY} : VDD起動遅延時間 100µs(typ) / VDD start up delay time 100µs(typ)

使用上の注意点

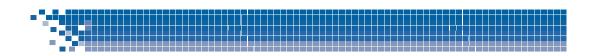
ICが出力可能な電圧は入力電圧、最小オン時間、最大デューティー比によって決まります。

出力条件は上記特性を考慮の上、決定して下さい。

コイルの定格電流を超えると動作不安定になる可能性があります。

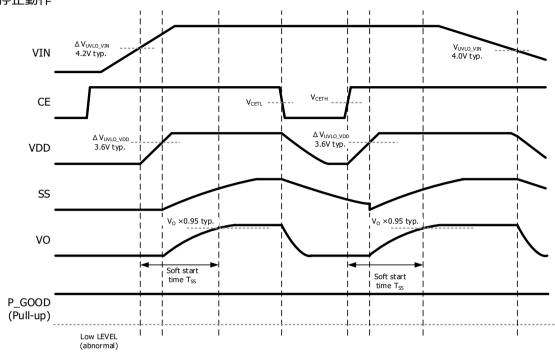
使用される負荷電流に対してコイルの定格電流は十分に大きくして下さい。





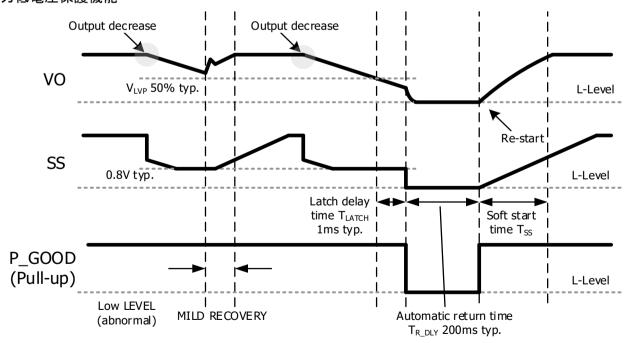
タイミングチャート

起動/停止動作



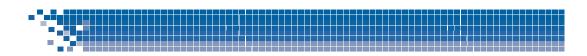
ICの起動条件は、 V_{CE} > V_{CET} かつ、 V_{IN} > V_{UVLO_VIN} です。停止条件は、 V_{CE} +では、 V_{IN} +です。 VDDがVUVLO_VDD以上になるとICはソフトスタート動作にて動作を開始します。 ソフトスタート時間TSSはVCE>VCETからVOUTが規定値の95%に達するまでの時間になります。

出力低電圧保護機能



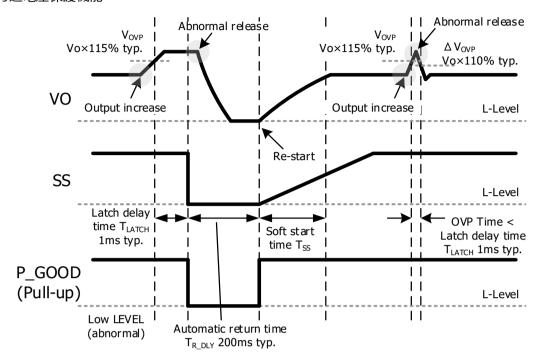
LVP検出状態が、ラッチ遅延時間の間続いた場合、ICはシャットダウンしP_GOODはL出力します。 ICは200ms後、ソフトスタート動作にて自動復帰します。





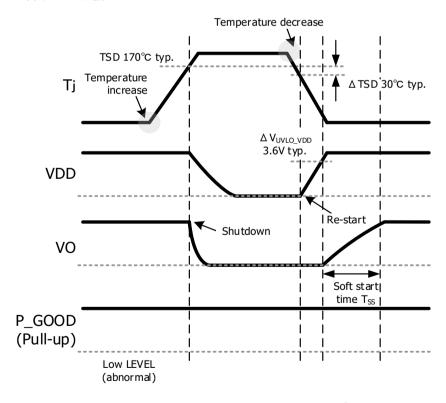
タイミングチャート(続き)

出力過電圧保護機能



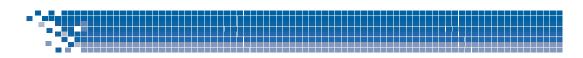
OVPを検出するとICはスイッチン動作を停止します。OVP検出状態がラッチ遅延時間の間続いた場合、ICはシャットダウンしP_GOODはL出力します。ICは200ms後、ソフトスタート動作にて自動復帰します。

サーマルシャットダウン機能



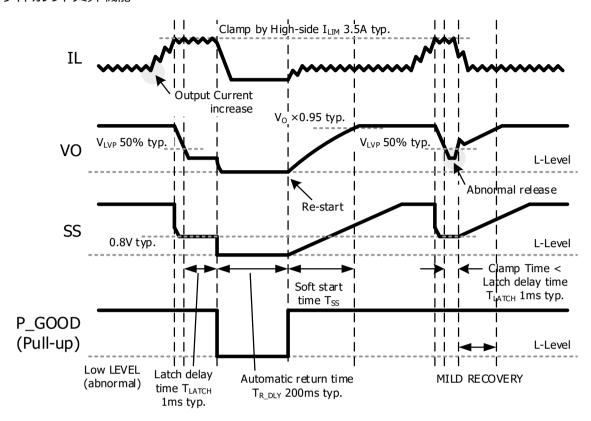
接合部温度Tjが170°C以上になると、VDDが停止しICはシャットダウンします。 接合部温度Tjが140°C以下になると、ICは再起動します。





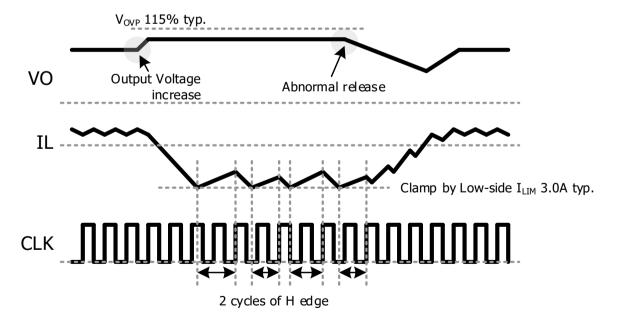
タイミングチャート(続き)

ハイサイドカレントリミット機能



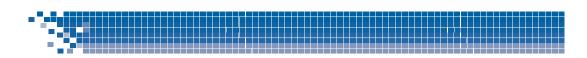
ICはハイサイドTrに流れる電流を3.5A(typ).以下に制限します。電流制限により出力電圧が低下した場合、マイルドリカバリー機能が動作します。

ローサイドカレントリミット機能



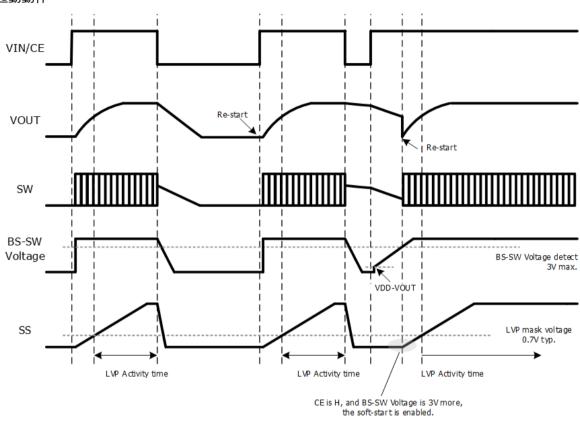
ICはローサイドTrに流れる電流を3.0A(typ.)以下に制限します。ローサイドカレントリミットを検出するとICは発振周波数の2周期の間ハイサイド及びローサイドTrをOFFし続けます。電流が規定値を下回ると、通常のスイッチング動作に戻ります。





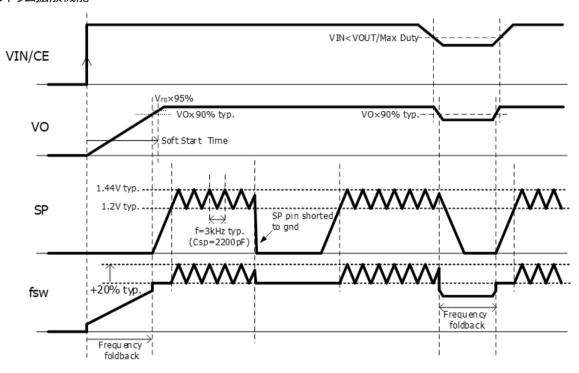
タイミングチャート(続き)

再起動動作



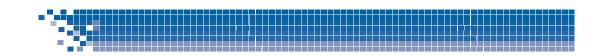
再起動を行う場合、VOUTの電荷によって起動の振舞いが変化するため注意してください。 電荷が残っている場合、再起動をしてもBS-SW間電圧が検出電圧(3Vmax.)以上に 至らないとソフトスタート起動しません。

スペクトラム拡散機能



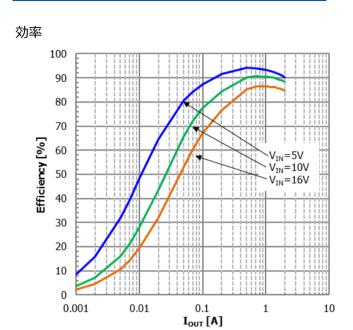
スペクトラム拡散機能の起動条件は $V_O > V_{OUT} \times 90\%$ です。 $V_{SP} \ge 1.2V$ になると+20%の三角波周波数変調で発振周波数を変化させます。

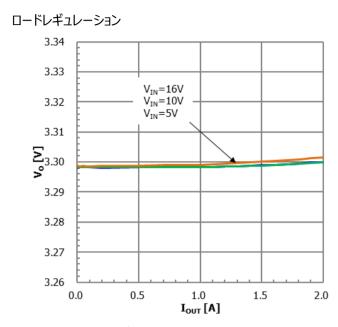


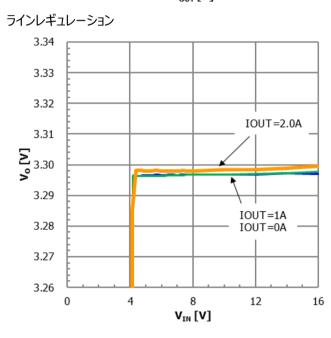


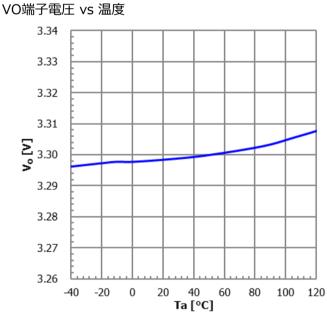
基本特性

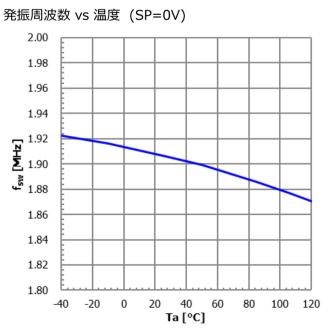
(特記なき場合V_{IN}=10V, V_{CE}=3V, C_{SP}=2200pF, Ta=25℃)

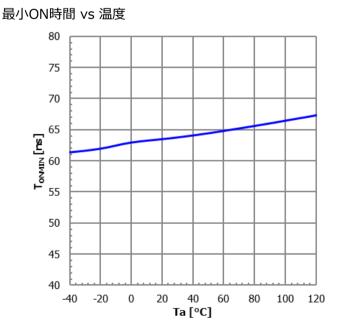




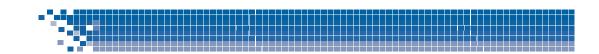






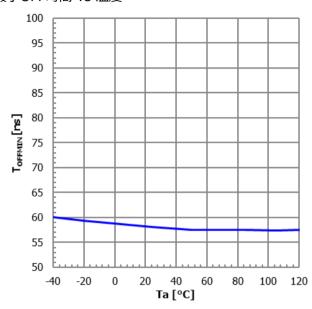




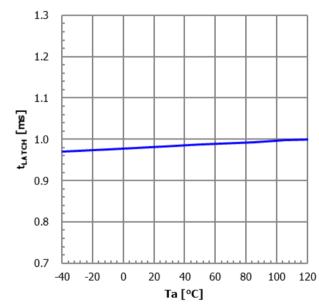


基本特性(続き)

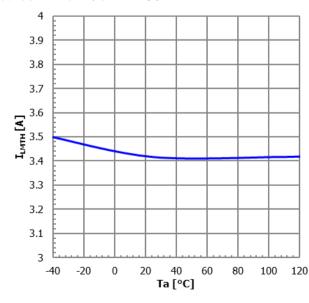
最小OFF時間 vs 温度



ラッチ遅延時間 vs 温度

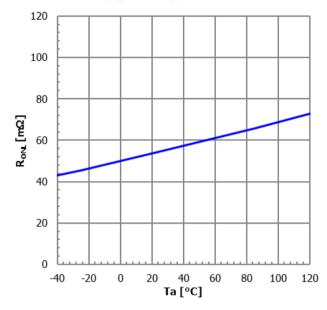


ハイサイドカレントリミット vs 温度

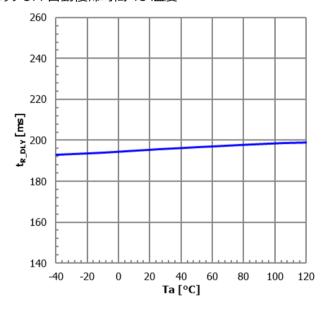


(特記なき場合V_{IN}=10V, V_{CE}=3V, C_{SP}=2200pF, Ta=25℃)

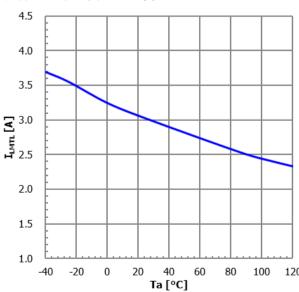
ローサイドスイッチオン抵抗 vs 温度



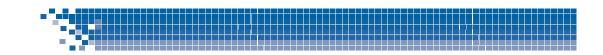
ラッチOFF自動復帰時間 vs 温度



ローサイドカレントリミット vs 温度

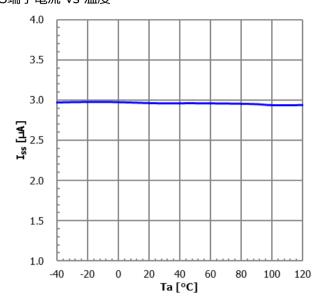


MITSUMI



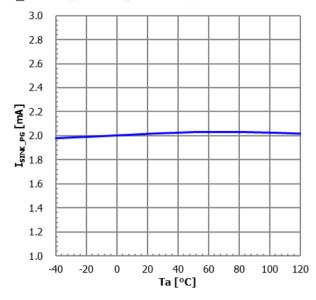
基本特性(続き)

SS端子電流 vs 温度

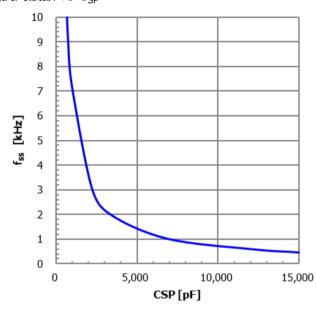


(特記なき場合V_{IN}=10V, V_{CE}=3V, C_{SP}=2200pF, Ta=25℃)

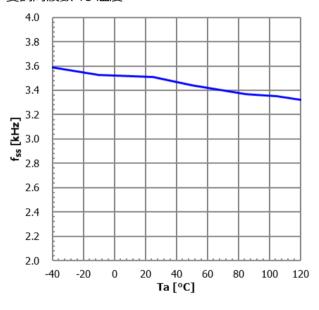
P GOOD端子入力電流 vs 温度



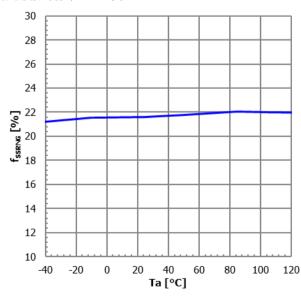
変調周波数 vs C_{SP}



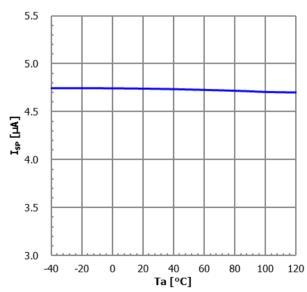
変調周波数 vs 温度



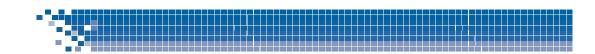
変調周波数範囲 vs 温度



SP端子電流 vs 温度



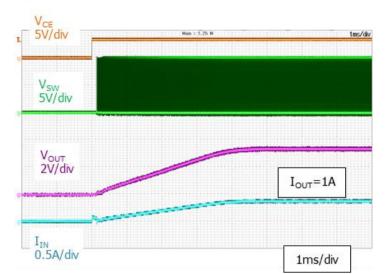




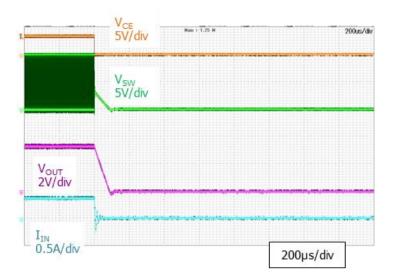
基本特性(続き)

(特記なき場合V_{IN}=10V, V_{CE}=3V, C_{SP}=2200pF, Ta=25℃)

起動



停止



負荷過渡応答

