

1A LDO with soft-start Monolithic IC MM3479 Series

概要

本ICは、ソフトスタート付の1A LDOです。
ソフトスタートは、C_sコンデンサにより起動時のラッシュ電流を低減します。
パッケージはSOT-89-5Aにより、高放熱かつ省スペースが可能です。

特長

(1) 最大動作電圧	6V
(2) 出力電流	1A
(3) 無負荷時消費電流	50 μ A typ.
(4) オフ時消費電流	1 μ A max.
(5) 出力電圧範囲	1.2 ~ 5.0V
(6) 出力電圧精度	\pm 1% or \pm 15mV
(7) 入出力電圧差	0.7V max. (I _o =1A, V _o =3V)
(8) 入力変動	0.2%/V max.
(9) 負荷変動	130mV max. (I _o =1 ~ 300mA)
(10) リップル除去率	70dB typ. (f=1kHz)
(11) サーマルシャットダウン	内蔵
(12) 出力コンデンサ	1 μ F

パッケージ

SOT89-5A

用途

- (1) テレビ
- (2) BDレコーダ/プレーヤ
- (3) プリンタ
- (4) ゲーム

機種名

M M 3 4 7 9 A □ □ □ □ □
 a b c d e

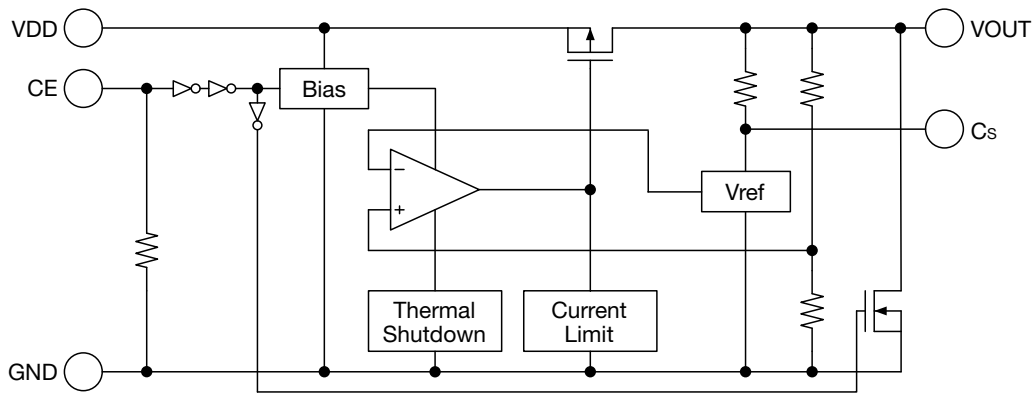
a		b	
機能形式		出力電圧ランク	
A	CE=Hアクティブ、 ディスチャージ機能有	12	各レギュレータ出力電圧の組合せを 開発通し番号で指定。 12より順番に採番。 出力電圧の設定は1.2Vから5.0V まで0.1Vステップで指定可能。
		}	
		50	

c		d	
パッケージ		梱包仕様	
P	SOT89-5A	R	R収納(SOT89-5A 標準)
		L	L収納
		F	F収納
		B	B収納

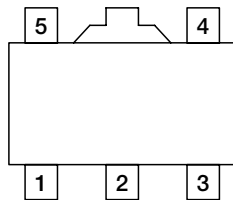
e	
E	エンボステープ

• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保証するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

ブロック図



端子接続図



SOT89-5A
(TOP VIEW)

1	CE
2	GND
3	Cs
4	VDD
5	VOUT

端子説明

ピンNo.	端子名	機能				
1	CE	出力電圧ON/OFF制御端子				
		<table border="1"> <tr> <td>CE</td> <td>出力</td> </tr> <tr> <td>L</td> <td>OFF</td> </tr> <tr> <td>H</td> <td>ON</td> </tr> </table> <p>CE端子を使用しない場合、CE端子をVDD端子に接続して下さい。</p>	CE	出力	L	OFF
CE	出力					
L	OFF					
H	ON					
2	GND	GND端子				
3	Cs	ソフトスタート端子				
4	VDD	電源入力端子				
5	VOUT	レギュレータ出力電圧端子				

注：ソフトスタート端子には必ずコンデンサを接続して下さい。
詳細は、注意事項9及び19をご参照下さい。

• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
• 記載内容は実際にご注文される時点での個別の製品の仕様を保证するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
• Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
• The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

絶対最大定格 (特記なき場合Ta=25°C)

項目	記号	定格	単位
保存温度	Tstg	-55~+150	°C
接合温度	TjMAX	150	°C
電源電圧	VDD	-0.3~+6.5	V
CE入力電圧	VCE	-0.3~+6.5	V
出力電圧	VOUT	-0.3~VDD+0.3	V
Cs端子電圧	VCS	-0.3~VDD+0.3	V
出力電流	IOMAX	1.2	A
許容損失(注1)	Pd	1780	mW

注1：JEDEC51-規格 114.3mm×76.2mm t=1.6mm

推奨動作条件 (特記なき場合Ta=25°C)

項目	記号	定格	単位
動作周囲温度	Topr	-40~+85	°C
動作電圧	Vop	1.6~6.0	V
出力電流	Iout	0~1	A

電気的特性 1 (特記なき場合 $V_{DD}=V_{OUT}$ (Typ.) +1V, $V_{CE}=V_{DD}$, $T_a=25^{\circ}\text{C}$)

項目	記号	測定条件	最小	標準	最大	単位
OFF時消費電流	I _{DDOFF}	$V_{CE}=0\text{V}$		0.1	1.0	μA
無負荷時消費電流	I _{DD}	$I_{OUT}=0\text{mA}$		50	80	μA
出力電圧	V _{OUT}	$I_{OUT}=10\text{mA}, 1.5 \leq V_{OUT}$	$\times 0.99$		$\times 1.01$	V
		$I_{OUT}=10\text{mA}, V_{OUT} < 1.5\text{V}$	-0.015		+0.015	
入力変動	V _{LINE}	$V_{OUT}(\text{typ.}) + 0.5\text{V} \leq V_{DD} \leq 6.0\text{V}$ $I_{OUT}=100\text{mA}, 2.0\text{V} \leq V_{OUT}$		0.05	0.2	% / V
		$2.5\text{V} \leq V_{DD} \leq 6.0\text{V}$ $I_{OUT}=100\text{mA}, V_{OUT} < 2.0\text{V}$				
負荷変動	V _{LOAD}	$1\text{mA} \leq I_{OUT} \leq 1000\text{mA}$		75	130	mV
入出力電圧差	V _{io}	別紙参照				V
リップル除去率	RR	$f=1\text{kHz}, V_{\text{ripple}}=0.5\text{V}, I_{OUT}=10\text{mA}$ $1.5 \leq V_{OUT}$		70		dB
		$f=1\text{kHz}, V_{\text{ripple}}=0.5\text{V}, I_{OUT}=10\text{mA}$ $V_{DD}=2.5\text{V}, V_{OUT} < 1.5\text{V}$				
出力電圧温度係数(注2)	$\Delta V_{out} / \Delta T$	$I_{OUT}=100\text{mA}$ $-40 \leq T_{op} \leq +85^{\circ}\text{C}$		100		ppm/°C
出力電流	I _{OUT}		1			A
短絡電流(注2)	I _{short}	$V_{OUT}=0\text{V}$		30		mA
サーマルシャットダウン検出温度 (注2)	T _{SD}			150		°C
サーマルシャットダウン解除温度 (注2)	T _{SR}			125		°C
出力立ち上がり時間(注2)	tr	$C_S=0.1\mu\text{F}$		1.5		ms
CE入力電圧 H	V _{CEH}		1.2		6.0	V
CE入力電圧 L	V _{CEL}				0.3	V
CE端子電流	I _{CE}	$V_{CE}=2.0\text{V}$		0.3		μA
出力NMOSオン抵抗(注2)	R _{DON}	$V_{CE}=0\text{V}, V_{DD}=4\text{V}$		30		Ω

注2：この項目は、設計保証です。

• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保证するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

電気的特性 2 (特記なき場合 $V_{DD}=V_{OUT}(\text{Typ.})+1V$, $V_{CE}=V_{DD}$, $T_a=25^{\circ}\text{C}$)

機種名	項目							
	出力電圧				入出力電圧差			
	$V_{OUT}(\text{V})$				$V_{io}(\text{V})$			
	測定条件	最小	標準	最大	測定条件	最小	標準	最大
MM3479A12	$I_{OUT}=10\text{mA}$	1.185	1.200	1.215	$I_{OUT}=300\text{mA}$, $V_{OUT}<2.0\text{V}$ (注3)		0.30	0.40
MM3479A13		1.285	1.300	1.315				
MM3479A14		1.385	1.400	1.415				
MM3479A15		1.485	1.500	1.515				
MM3479A16		1.584	1.600	1.616				
MM3479A17		1.683	1.700	1.717				
MM3479A18		1.782	1.800	1.818				
MM3479A19		1.881	1.900	1.919				
MM3479A20		1.980	2.000	2.020				
MM3479A21		2.079	2.100	2.121				
MM3479A22		2.178	2.200	2.222	$I_{OUT}=300\text{mA}$, $2.0\text{V}\leq V_{OUT}$, $V_{DD}=V_{OUT}(\text{TYP.})-0.2\text{V}$		0.21	0.27
MM3479A23		2.277	2.300	2.323				
MM3479A24		2.376	2.400	2.424				
MM3479A25		2.475	2.500	2.525				
MM3479A26		2.574	2.600	2.626				
MM3479A27		2.673	2.700	2.727				
MM3479A28		2.772	2.800	2.828				
MM3479A29		2.871	2.900	2.929				
MM3479A30		2.970	3.000	3.030				
MM3479A31		3.069	3.100	3.131				
MM3479A32	3.168	3.200	3.232					
MM3479A33	3.267	3.300	3.333					
MM3479A34	3.366	3.400	3.434					
MM3479A35	3.465	3.500	3.535					
MM3479A36	3.564	3.600	3.636					
MM3479A37	3.663	3.700	3.737					
MM3479A38	3.762	3.800	3.838					
MM3479A39	3.861	3.900	3.939					
MM3479A40	3.960	4.000	4.040					
MM3479A41	4.059	4.100	4.141					
MM3479A42	4.158	4.200	4.242					
MM3479A43	4.257	4.300	4.343					
MM3479A44	4.356	4.400	4.444					
MM3479A45	4.455	4.500	4.545					
MM3479A46	4.554	4.600	4.646					
MM3479A47	4.653	4.700	4.747					
MM3479A48	4.752	4.800	4.848					
MM3479A49	4.851	4.900	4.949					
MM3479A50	4.950	5.000	5.050					

注3: $V_{OUT}<2.0\text{V}$ は、入力に入出力電圧差MAX値を印加、負荷300mA時、出力電圧異常なきことを確認しております。

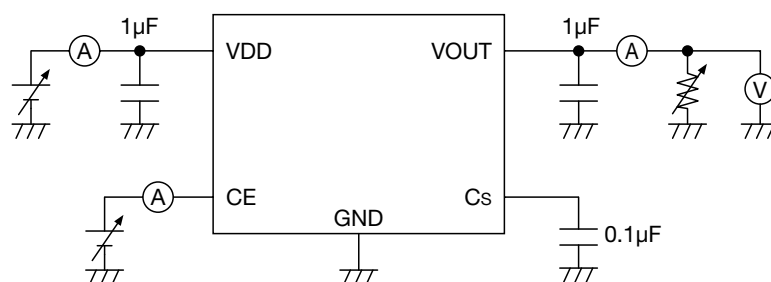
• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保証するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

機種名	項目							
	出力電圧				入出力電圧差			
	V _{OUT} (V)				V _{IO} (V)			
	測定条件	最小	標準	最大	測定条件	最小	標準	最大
MM3479A12	I _{OUT} =10mA	1.185	1.200	1.215	I _{OUT} =1A, V _{OUT} <2.0V (注4)		1.00	1.30
MM3479A13		1.285	1.300	1.315				
MM3479A14		1.385	1.400	1.415				
MM3479A15		1.485	1.500	1.515				
MM3479A16		1.584	1.600	1.616				
MM3479A17		1.683	1.700	1.717				
MM3479A18		1.782	1.800	1.818				
MM3479A19		1.881	1.900	1.919				
MM3479A20		1.980	2.000	2.020				
MM3479A21		2.079	2.100	2.121				
MM3479A22		2.178	2.200	2.222				
MM3479A23		2.277	2.300	2.323				
MM3479A24		2.376	2.400	2.424				
MM3479A25		2.475	2.500	2.525				
MM3479A26		2.574	2.600	2.626				
MM3479A27		2.673	2.700	2.727				
MM3479A28		2.772	2.800	2.828				
MM3479A29		2.871	2.900	2.929				
MM3479A30		2.970	3.000	3.030				
MM3479A31		3.069	3.100	3.131	I _{OUT} =1A, 2.0V ≤ V _{OUT} , V _{DD} =V _{OUT} (TYP.)-0.2V		0.70	0.90
MM3479A32		3.168	3.200	3.232				
MM3479A33		3.267	3.300	3.333				
MM3479A34		3.366	3.400	3.434				
MM3479A35		3.465	3.500	3.535				
MM3479A36		3.564	3.600	3.636				
MM3479A37		3.663	3.700	3.737				
MM3479A38		3.762	3.800	3.838				
MM3479A39		3.861	3.900	3.939				
MM3479A40		3.960	4.000	4.040				
MM3479A41		4.059	4.100	4.141				
MM3479A42		4.158	4.200	4.242				
MM3479A43		4.257	4.300	4.343				
MM3479A44	4.356	4.400	4.444					
MM3479A45	4.455	4.500	4.545					
MM3479A46	4.554	4.600	4.646					
MM3479A47	4.653	4.700	4.747					
MM3479A48	4.752	4.800	4.848					
MM3479A49	4.851	4.900	4.949					
MM3479A50	4.950	5.000	5.050					

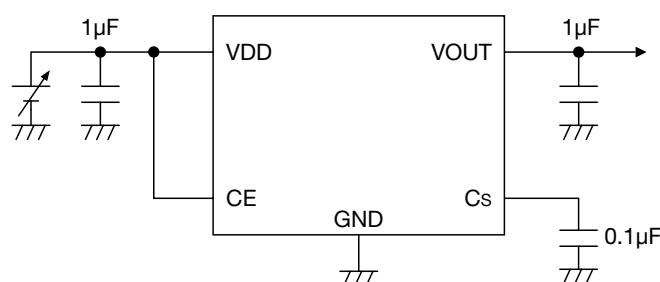
注4：V_{OUT}<2.0Vは、入力に入出力電圧差MAX値を印加、負荷1A時、出力電圧異常なきことを確認しております。

• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保証するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

測定回路図



応用回路例



※温度特性 : B特性

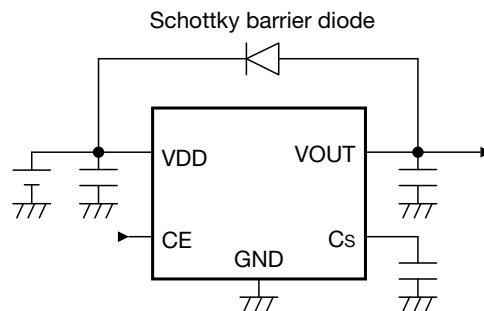
(外付け部品参考例)

- ・出力コンデンサ セラミックコンデンサ 1.0µF
- ・入力コンデンサ セラミックコンデンサ 1.0µF
- ・ソフトスタートコンデンサ セラミックコンデンサ 0.1µF

・本回路の使用に際し、弊社または第三者の工業所有権ほか、
 権利にかかわる問題が発生した場合、弊社はその責を負うものではありません。
 また実施権の許諾を行なうものではありません。

・注意事項

1. 絶対最大定格を超えて使用した場合、ICの劣化・破壊を伴う可能性があります。
最大定格は、IC使用条件下で絶対に越えてはいけない値であり、その動作を保証するものではありません。
2. 推奨動作電圧を超えて使用した場合、本IC本来の性能、信頼性を維持することができなくなる可能性があります。
推奨動作電圧内でご使用下さい。
3. 出力電流はパッケージの許容損失により、制限される場合もあります。
入出力間電圧の高い場合、大電流出力時で使用する場合はパッケージの許容損失を考慮して、ご使用下さい。
4. 出力容量は、レギュレータの位相補償を行うために必ず必要です。
5. 出力容量は、ESR安定領域の安定領域にある容量を使用して下さい。
出力容量は、ESR抵抗無しでセラミックコンデンサを使用できます。
セラミックコンデンサは、1.0 μ F以上のB特温度特性のコンデンサを使用して下さい。
6. VDD及びGND配線はインピーダンスが高い場合、ノイズや動作不安定の原因になるため十分強化するようにして下さい。
7. 入力コンデンサは、入力端子より1cm以内に接続して下さい。
8. 入出力の電位が反転する場合は、IC内部の寄生により大電流が流れる場合があります。
このようなアプリケーションでは、入出力間にバイパスダイオードを接続して下さい。



9. Cs端子には0.01 μ F以上のソフトスタート容量を接続して下さい。
10. 出力コンデンサとソフトスタートコンデンサは特性例に示すソフトスタートによるラッシュ電流ピーク値が1Aを超えない範囲で接続して下さい。
11. ラッシュ電流がカレントリミットを超えた場合、チップで設定しているカレントリミットで制御がかかる事により出力立ち上がり時間をソフトスタート容量で制御する事ができません。
12. VDDとCEを接続して使用する場合、設定したソフトスタート時間よりも長い時間でVDDを立ち上げる場合はVDD立ち上がり時間で出力立ち上がり時間が決まります。
13. Cs端子には電圧を印加しないで下さい。
14. Cs端子電圧がVDD端子電圧よりも高い場合、テストモードとなります。
その場合、出力電圧が不安定になる可能性があります。
15. 超小型等の容量変化が激しいコンデンサを使用する場合、動作不安定となる恐れがあります。
コンデンサは温度依存、電源電圧依存性があります。
ご使用の環境によって容量値は変化しますので、実機での評価を十分に行ってください。
16. 本ICにはフの字型の過電流保護回路が内蔵されています。
17. 本ICは出力端子短絡時などICが発熱する可能性がある場合サーマルシャットダウン回路が動作し、ICを保護する動作を致します。但し、サーマルシャットダウン回路は熱暴走を保護する為に内蔵しております。
この為、通常動作を前提として使用はしないで下さい。
尚、基板条件により特性が変わりますので、実機での評価を十分に行ってください。
18. 自己発熱によりシャットダウンした場合、シャットダウン後は温度が下がり自動復帰しますが、復帰後は自己発熱により、再度シャットダウンします。
上記ON/OFF動作を繰り返す場合は、ご使用条件(IC消費電力、周囲温度等)を変更する必要があります。

19. 設定したソフトスタート時間よりも長い時間でVDDを立ち上げる場合は、VDDの立ち上がり時間で出力立ち上がり時間が決まります。この時、出力電圧が設定電圧以上に持ち上がる可能性があります。VDD立ち上がり時間に対して、ソフトスタート容量をfig.1に示す斜線部(設定領域)の範囲で設定して下さい。ソフトスタートの設定は、ソフトスタート容量と基準電圧で決まります。基準電圧は全ての電圧ランクで共通です。その為、fig.1の関係は電圧ランクによりません。また、ソフトスタート容量は周辺部品のばらつきも考慮の上設定して頂くようお願い致します。測定回路はfig.2をご参照下さい。

• 測定条件 VDD=Vout (typ.)+1V, CE=VDD, Ta=-40°C ~ 85°C

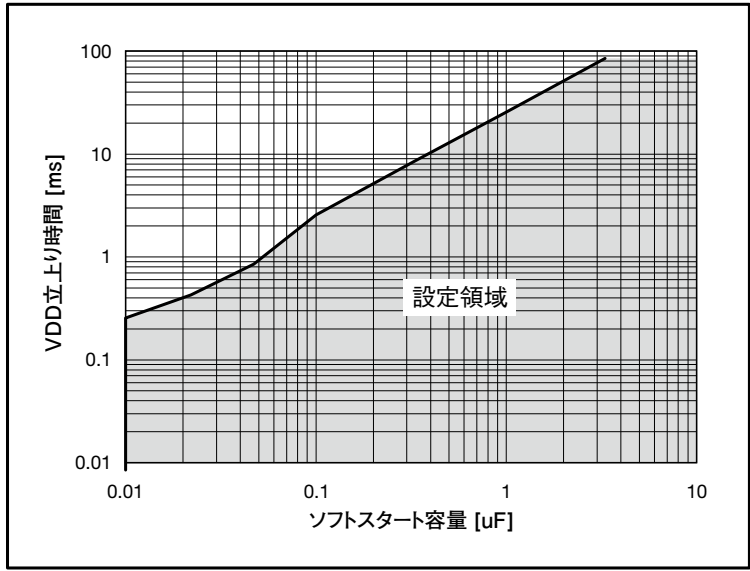
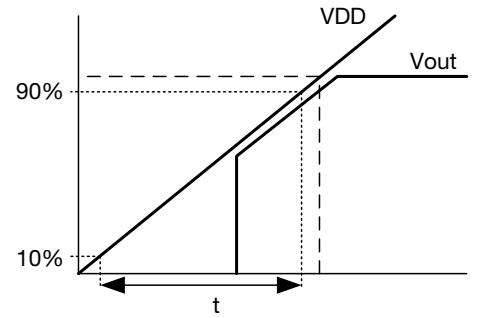


Fig. 1 Soft-start capacitor vs VDD rise time



* VDD の立ち上がり時間 (t) は Vout 設定電圧到達までの時間 (10%-90%) で判定

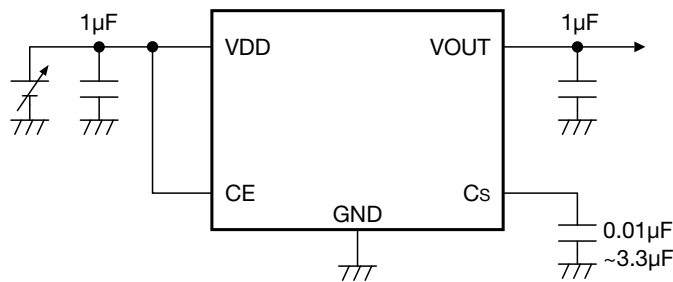


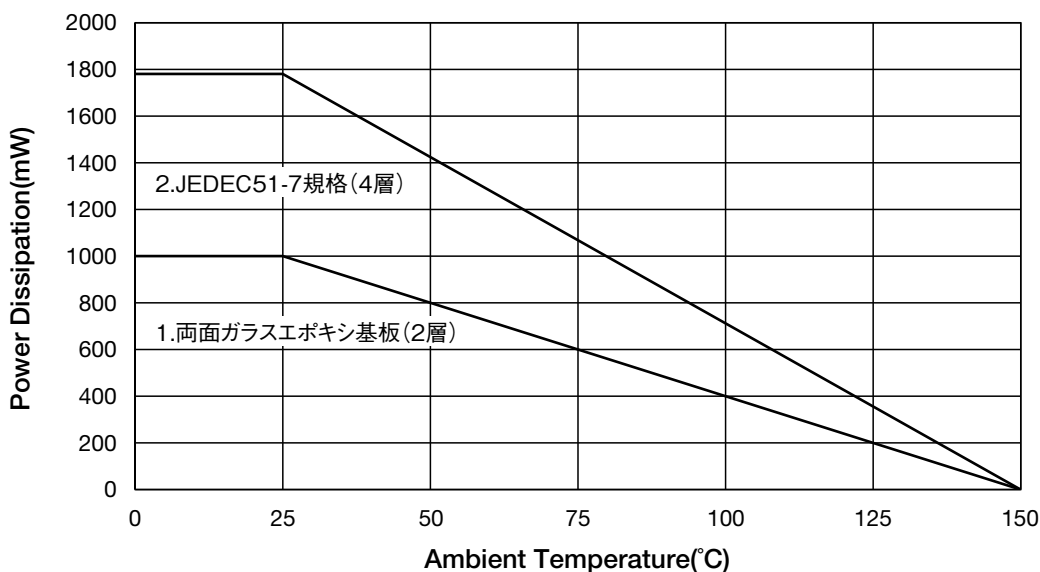
Fig. 2 Test Circuit

• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保証するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

許容損失について

基板によって放熱性が異なるため、ICの許容損失は実装基板で異なります。
 下記データは参考値となりますので、実機での評価を十分に行ってください。

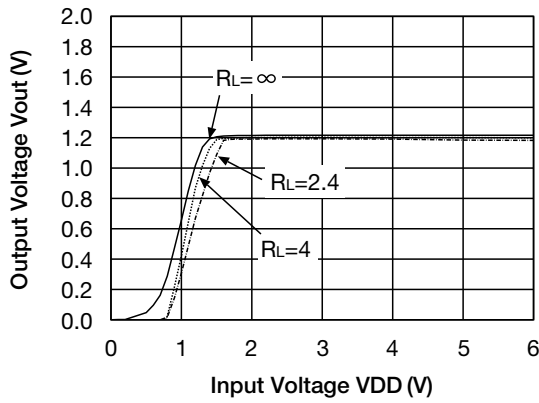
1. 両面ガラスエポキシ基板(2層)
 - 基板サイズ 114.3mm×76.2mm t=1.6mm Copper foil area 80%
 - 許容損失 1000mW Ta=25°C
2. JEDEC51-7規格(4層FR-4基板)
 - 基板サイズ 114.3mm×76.2mm t=1.6mm Copper foil area 80%
 - 許容損失 1780mW Ta=25°C (JEDEC51-7準拠)



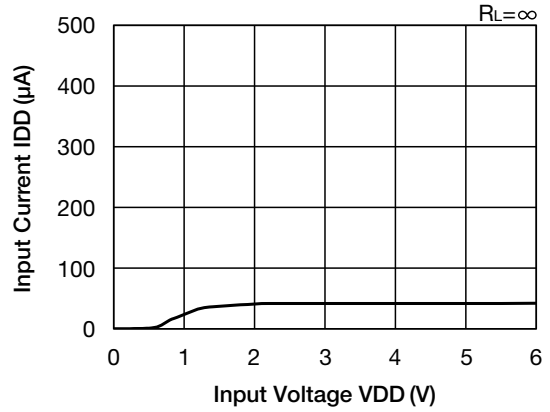
ICの放熱性を上げる為にはパッケージ裏面にGNDもしくは放熱PADパターンを配置し、面積を大きくとることを推奨致します。また、多層基板の場合は放熱用VIAを配置して内層にGNDパターンを用いて下さい。

特性例 (1.2V品) (特記なき場合 $V_{DD}=V_{OUT}(Typ.)+1V$, $V_{CE}=V_{DD}$, $T_a=25^{\circ}C$)

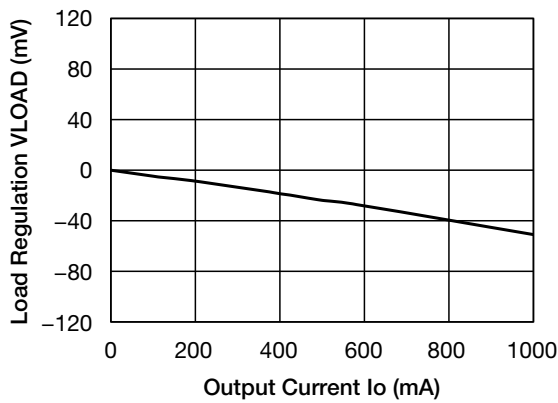
Input Voltage - Output Voltage



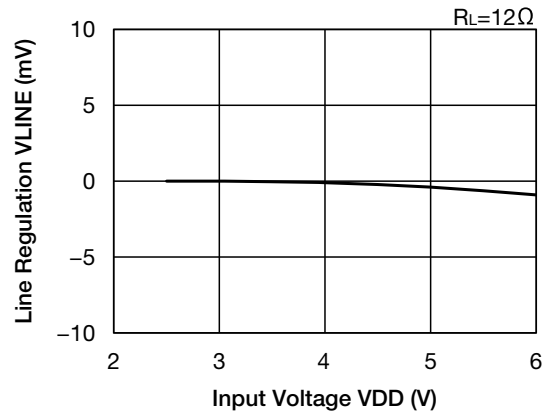
Input Voltage - Input Current



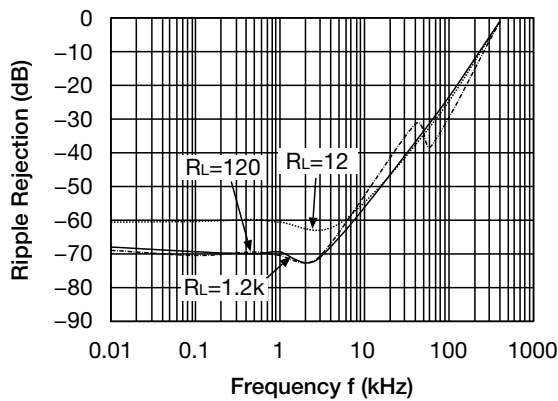
Load Regulation



Line Regulation

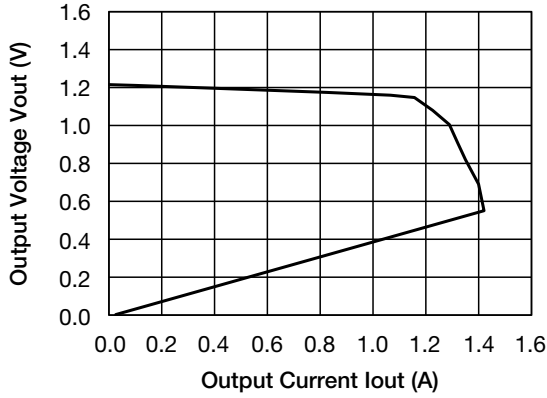


Ripple Rejection

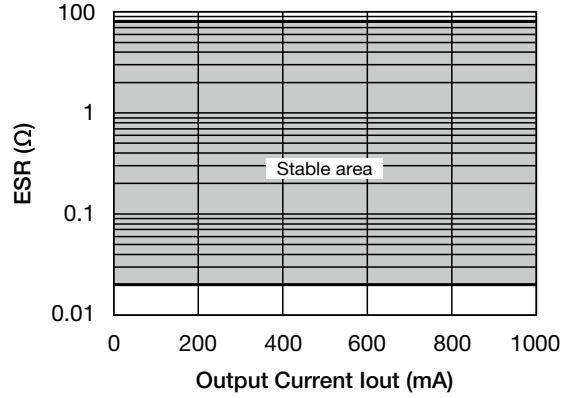


• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保证するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

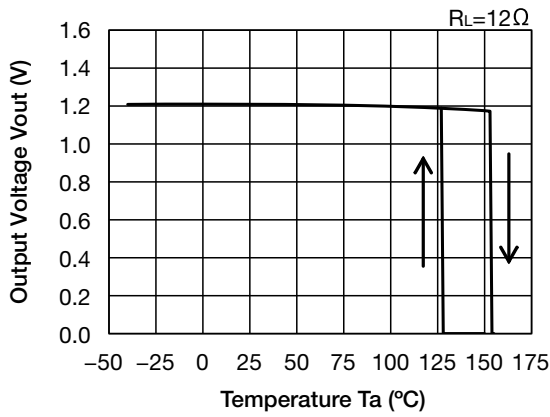
Output Current - Output Voltage



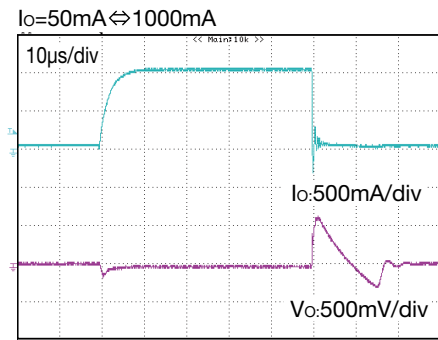
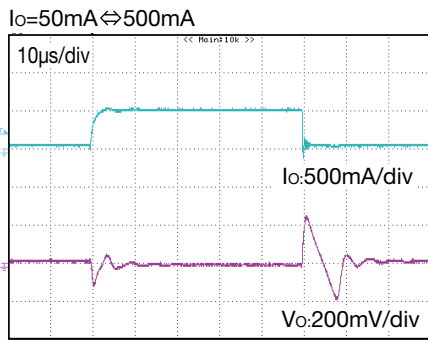
ESR stable area



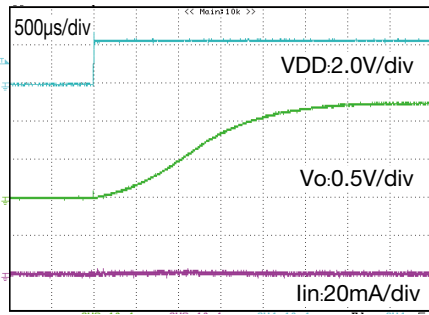
Output Voltage Temperature Coefficient



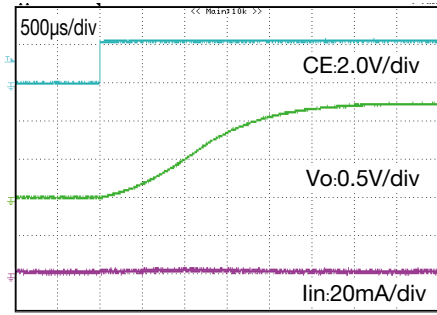
Load Transient response
($C_{in}=C_{o}=1\mu F$)



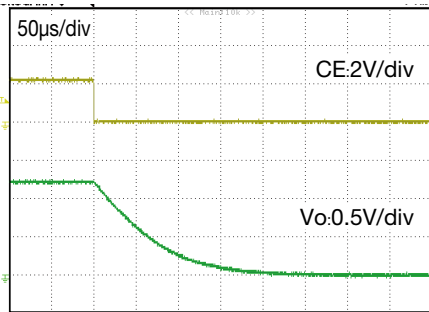
Input rise characteristics
(VDD=0V⇔2.2V, VCE=VDD)



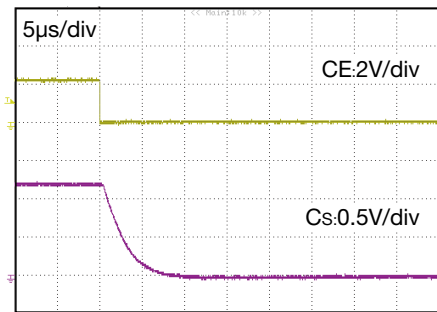
CE rise characteristics
(VDD=2.2V, CE=0V⇔VDD)



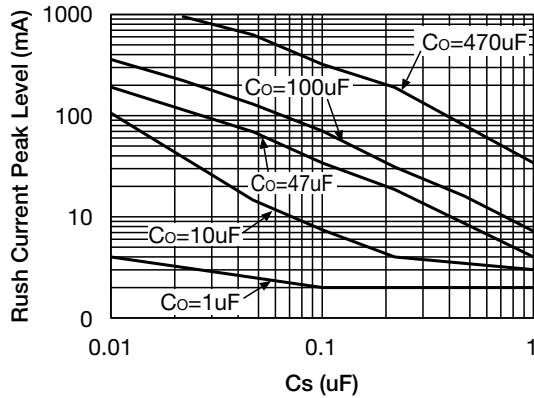
Vout discharge characteristics
(VDD=2.2V, CE=VDD⇔0V)



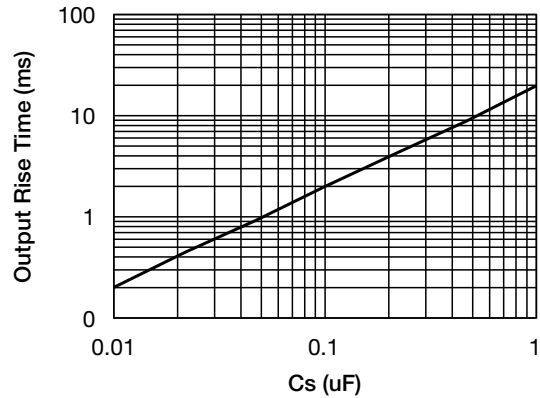
Cs discharge characteristics
(VDD=2.2V, CE=VDD⇔0V)



Rush Current Peak Level
Co: Aluminum electrolytic capacitor



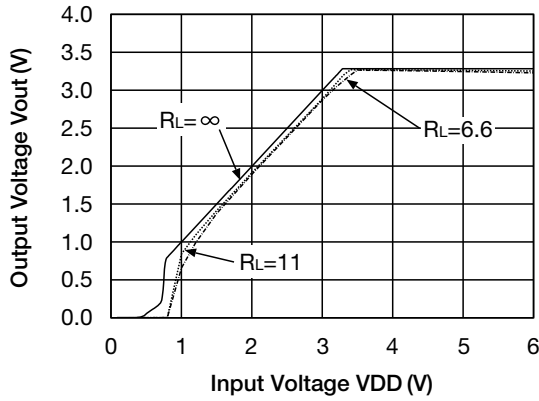
Output rise time



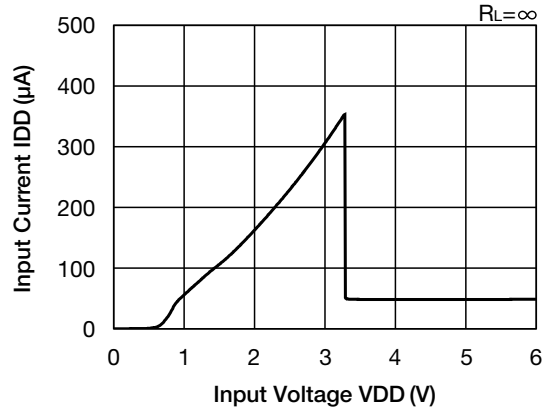
• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保证するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

特性例 (3.0V品) (特記なき場合 $V_{DD}=V_{OUT}(Typ.)+1V$, $V_{CE}=V_{DD}$, $T_a=25^{\circ}C$)

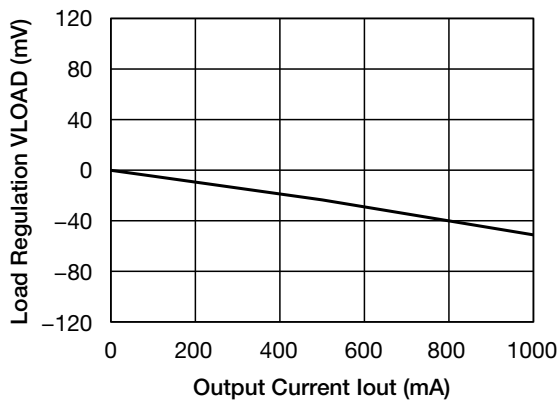
Input Voltage - Output Voltage



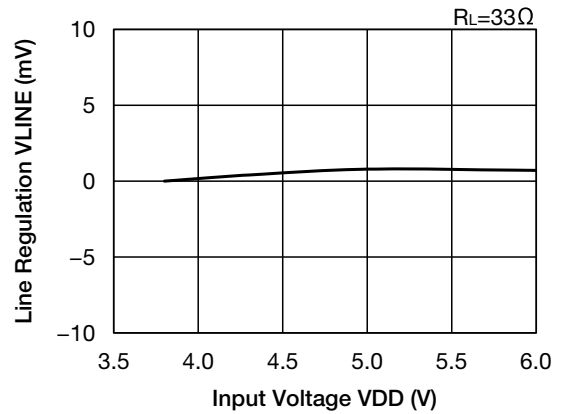
Input Voltage - Input Current



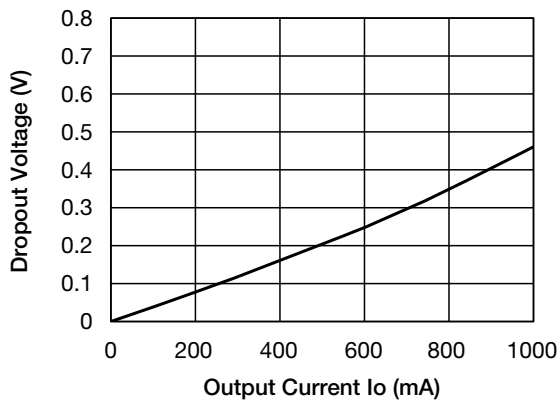
Load Regulation



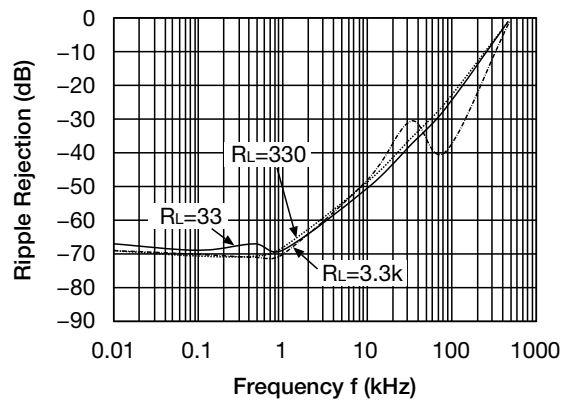
Line Regulation



Dropout Voltage

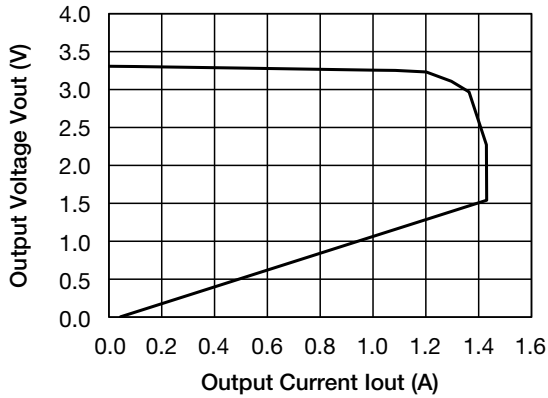


Ripple Rejection

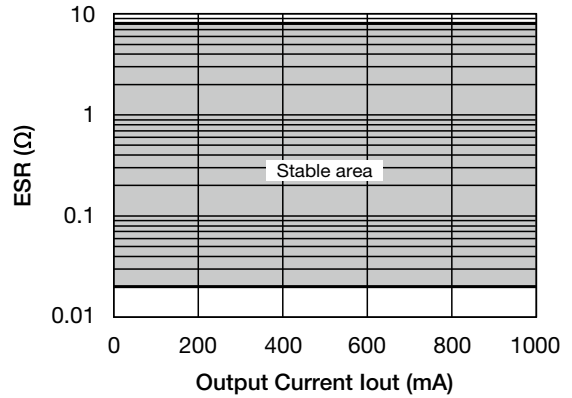


• 記載された製品は改良などにより、 外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保证するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

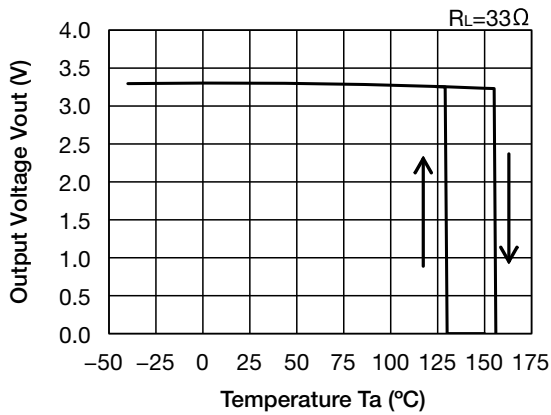
■ Output Current - Output Voltage



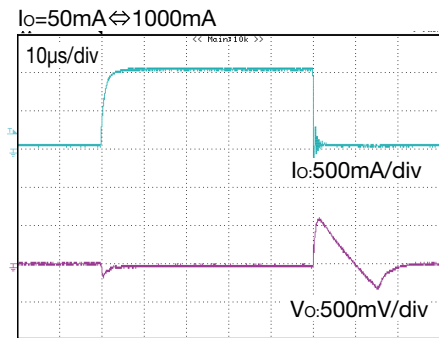
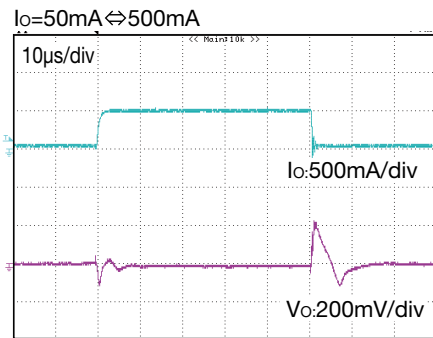
■ ESR stable area



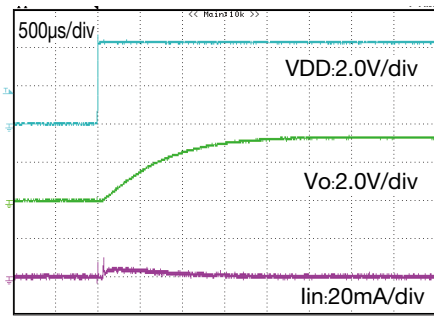
■ Output Voltage Temperature Coefficient



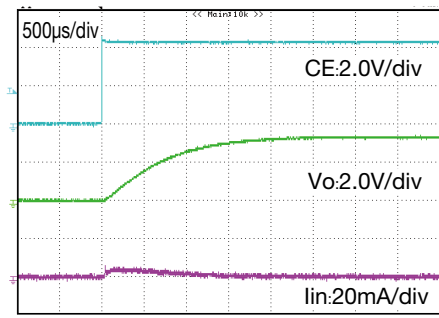
■ Load Transient response (Cin=Co=1μF)



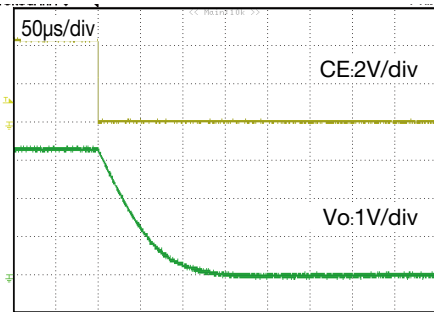
Input rise characteristics
(VDD=0V⇔4.3V, VCE=VDD)



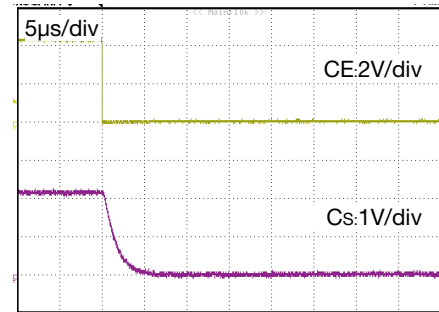
CE rise characteristics
(VDD=4.3V, CE=0V⇔VDD)



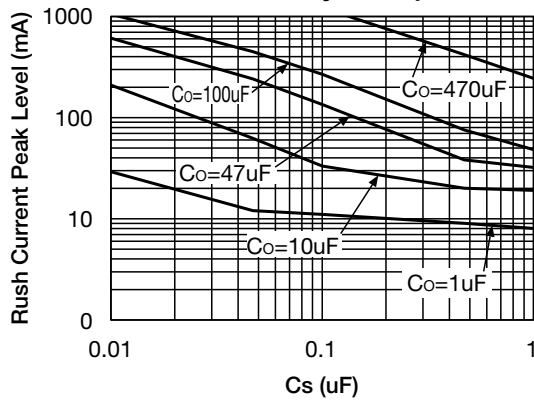
Vout discharge characteristics
(VDD=4.3V, CE=VDD⇔0V)



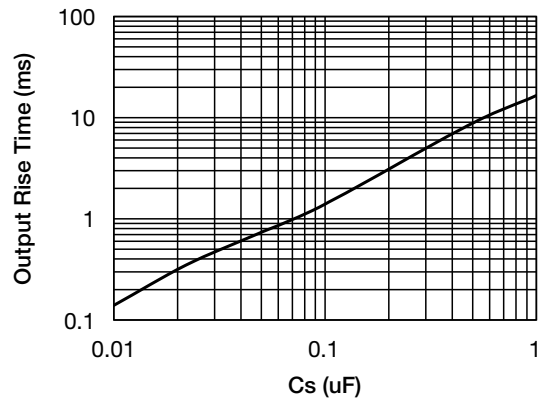
Cs discharge characteristics
(VDD=4.3V, CE=VDD⇔0V)



Rush Current Peak Level
Co: Aluminum electrolytic capacitor



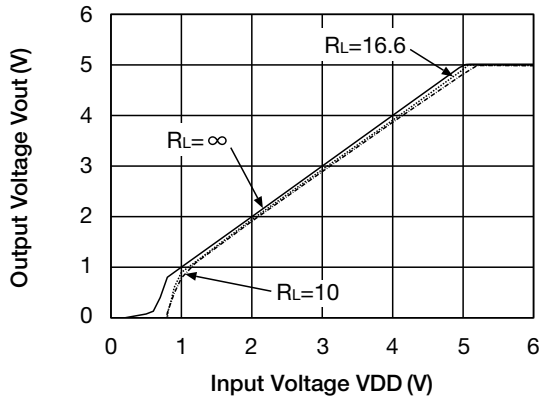
Output rise time



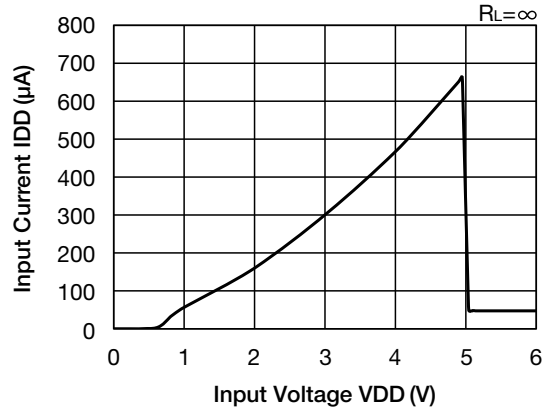
• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保证するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

特性例 (5.0V品) (特記なき場合 $V_{DD}=V_{OUT}(Typ.)+1V$, $V_{CE}=V_{DD}$, $T_a=25^{\circ}C$)

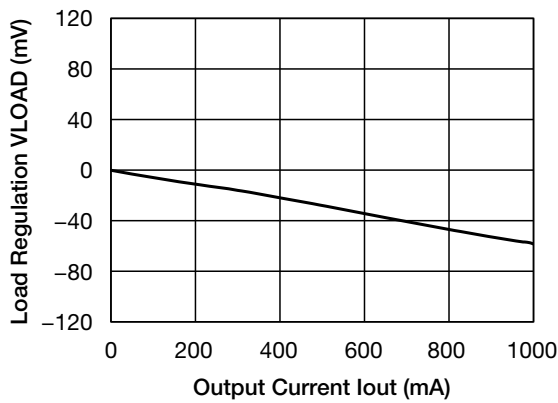
Input Voltage - Output Voltage



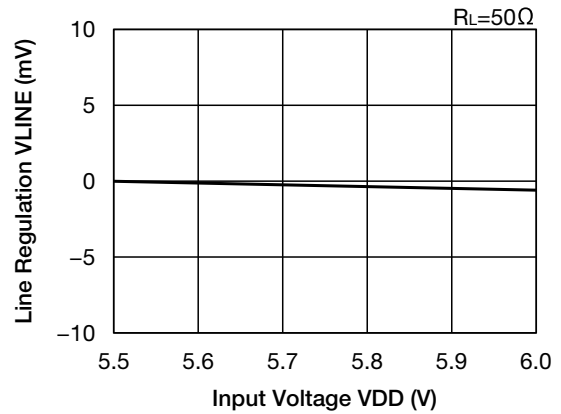
Input Voltage - Input Current



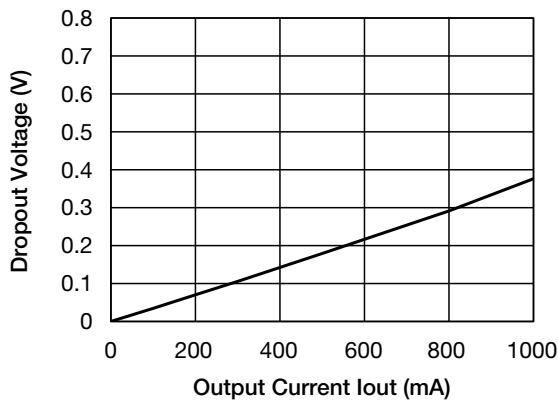
Load Regulation



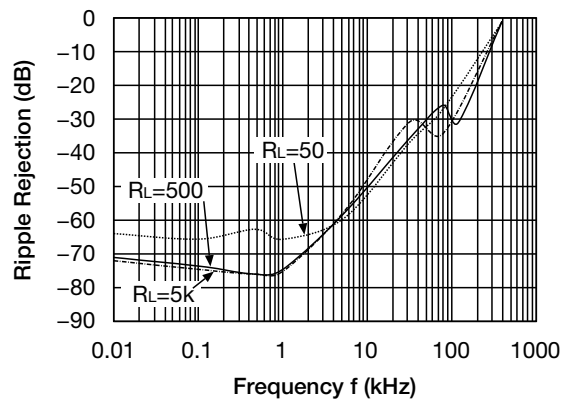
Line Regulation



Dropout Voltage

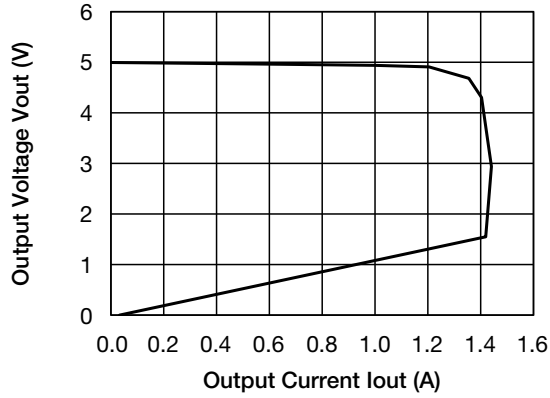


Ripple Rejection

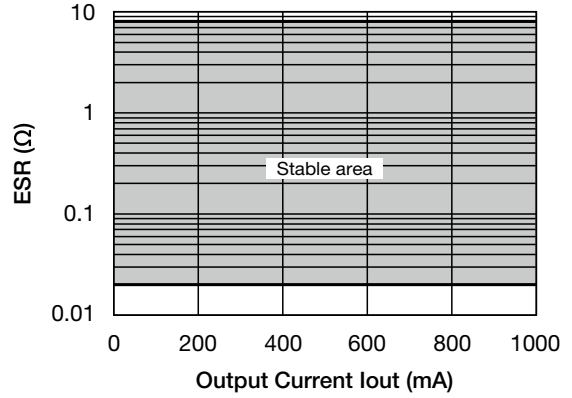


• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保证するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.

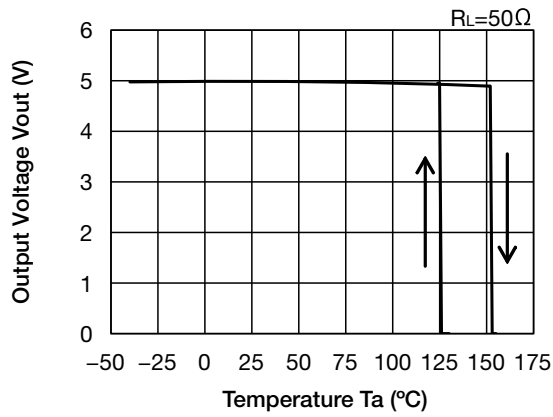
Output Current - Output Voltage



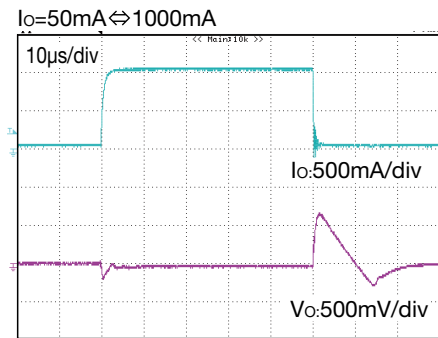
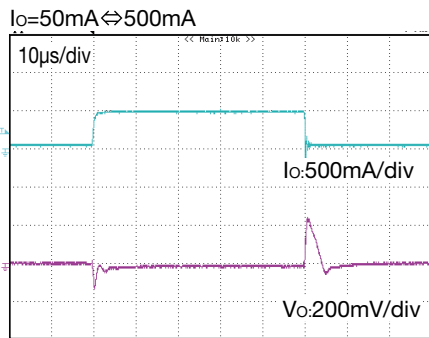
ESR stable area



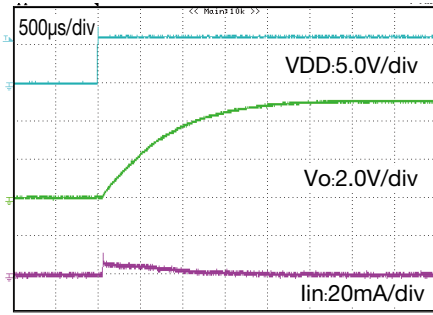
Output Voltage Temperature Coefficient



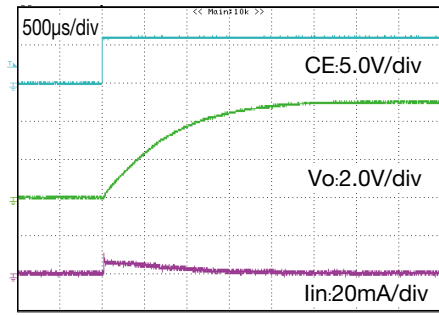
Load Transient response (Cin=Co=1μF)



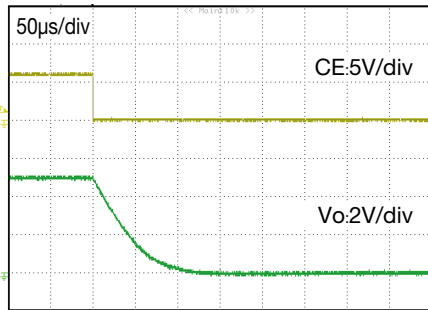
Input rise characteristics
(VDD=0V↔6.0V, VCE=VDD)



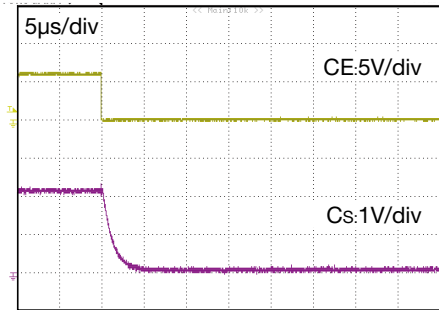
CE rise characteristics
(VDD=6.0V, CE=0V↔VDD)



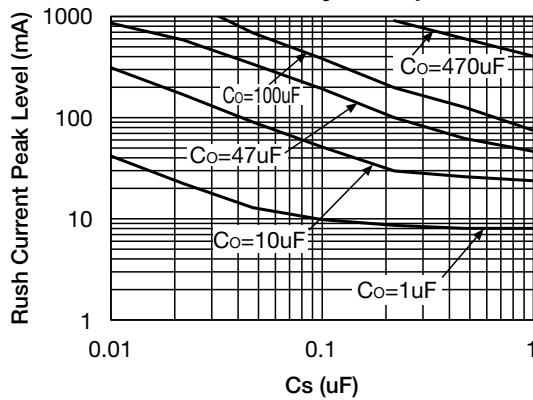
Vout discharge characteristics
(VDD=6.0V, CE=VDD↔0V)



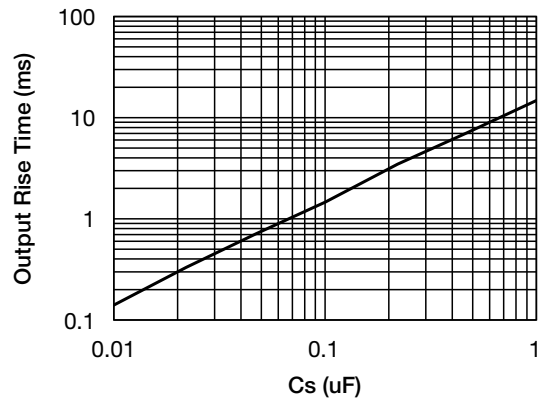
Cs discharge characteristics
(VDD=6.0V, CE=VDD↔0V)



Rush Current Peak Level
Co: Aluminum electrolytic capacitor



Output rise time



• 記載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
 • 記載内容は実際にご注文される時点での個別の製品の仕様を保证するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い致します。
 • Any products mentioned in this catalog are subject to any modification in their appearance and others for improvements without prior notification.
 • The details listed here are not a guarantee of the individual products at the time of ordering. When using the products, you will be asked to check their specifications.